



X-IN-1アプリケーション向けS32K396 評価マザーボード

XIN1-MB-S32X

Preproduction

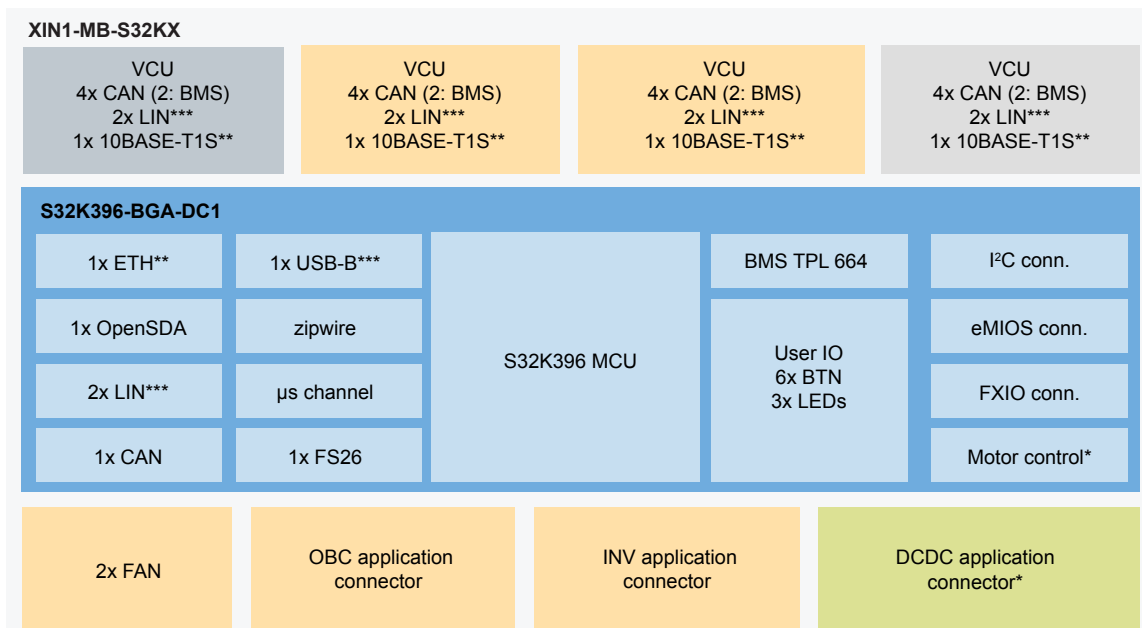
本ページには、試作段階の製品に関する情報が含まれています。記載されている仕様および情報は、予告なく変更される場合があります。詳細については、担当営業までお問い合わせください。

Last Updated: Jun 29, 2026

XIN1-S32X-MBは、S32K396 MCUと幅広いアナログ・アクチュエータおよびアプリケーション・ボードを接続するために設計された汎用性の高いメイン・ボードです。このモジュール型アプローチにより、パワートレインから、充電、エネルギー管理の分野まで、複数のX-in-1車載ユース・ケースの迅速なプロトタイプ作成と評価が可能になります。

XIN1-MB-S32Kxは、X-in-1システムで使用されるMCUとさまざまなアプリケーションをつなぐインターフェース・ボードです。このボードは、MCUドータ・カード (DC) のマザーボード (MB) として機能します。このMBは、主にS32K396-BGA-DC1 DC向けに設計されています。このDCにはS32K396 MCUが搭載されています。S32E2およびS32Z2ベースのMCU EVBボードは、S32E288-975EVB、S32Z280-594EVBおよびS32Z280-400EVBの各マザーボードにも機械的に適合します。

S32K396 Evaluation Motherboard Block Diagram



*Either the Motor control connector (PCIeX4) on the DC or the 68-pins connector on the MB can be used for the DC-DC application. The connector on the DC can also be used as a second inverter connector. It is advised to connect the DC-DC application to the MB via the connector on the MB (J1). To connect to the DC-DC application board, use the M55-806842-0150A cable.

**The ethernet peripheral on the DC is the same ethernet peripheral on the MB and soldering is needed on the DC to be able to use them.

***LIN2 (UART2) on the MB is the same UART as the USB-B UART and LIN3 (UART3) on the MB is the same LIN as LIN1 (UART3) on the DC. If the 2 LINs of the MB need to be used, place R187 to R193 on the DC, remove R571 and R572 on the DC and place the 4 LIN jumpers (J90 1-2 and 3-4 and J92 1-2 and 3-4).

View additional information for [X-IN-1アプリケーション向けS32K396評価マザーボード](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2026 NXP B.V.