



# SPIからI<sup>2</sup>Cバスへのブリッジ

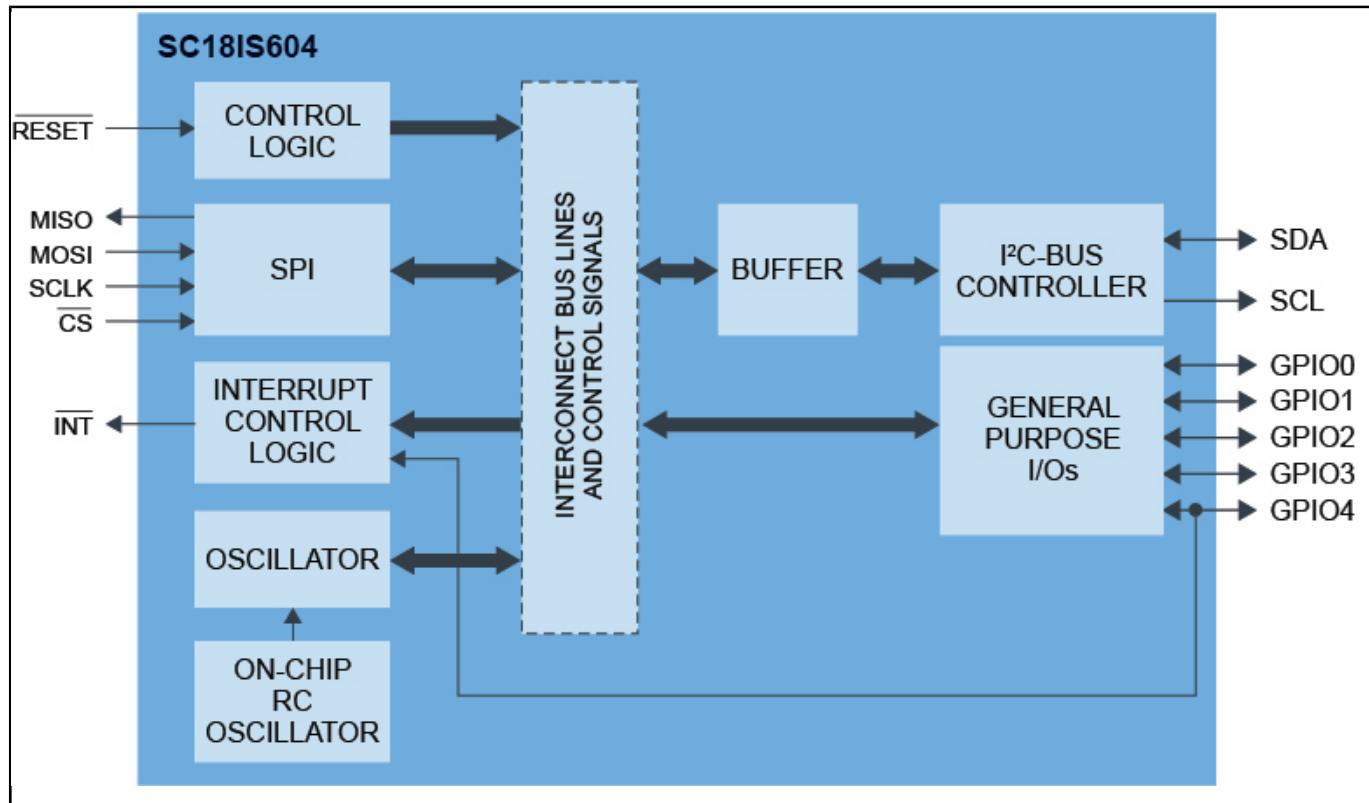
## SC18IS604

Last Updated: Mar 11, 2025

SC18IS604は、ホスト（マイクロコントローラ、マイクロプロセッサ、チップセットなど）の標準SPIとシリアルI<sup>2</sup>Cバスの間のインターフェースとして機能するように設計されています。これにより、ホストは他のI<sup>2</sup>Cバス・デバイスと直接通信できます。SC18IS604は、I<sup>2</sup>Cバスのコントローラ・トランスマッタまたはコントローラ・レシーバとして動作できます。SC18IS604は、I<sup>2</sup>Cバス固有のシーケンス、プロトコル、アービトレーション、タイミングをすべて制御します。

SC18IS604は、SC18IS600の機能的な代替品ですが、次の点が異なります。新しいピン配置、送受信バッファが96バイトに対して255バイト、汎用I/Oが4つに対して3つ（ただし擬似双方向モードなし）、動作電源電圧レベルが2.4 Vから1.71 Vに低下、温度範囲が-40～85°Cから-40～105°Cに拡張。

## SC18IS604のブロック図 Block Diagram



[View additional information for SPIからI<sup>2</sup>Cバスへのブリッジ.](#)

**Note:** The information on this document is subject to change without notice.

---

[www.nxp.com](http://www.nxp.com)

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.