



I²Cバス/SPIインターフェースを備えた シングルUART、64バイトの送信および受 信FIFO、IrDA **SIR**内蔵サポート

SC16IS740_750_760

Last Updated: Mar 11, 2025

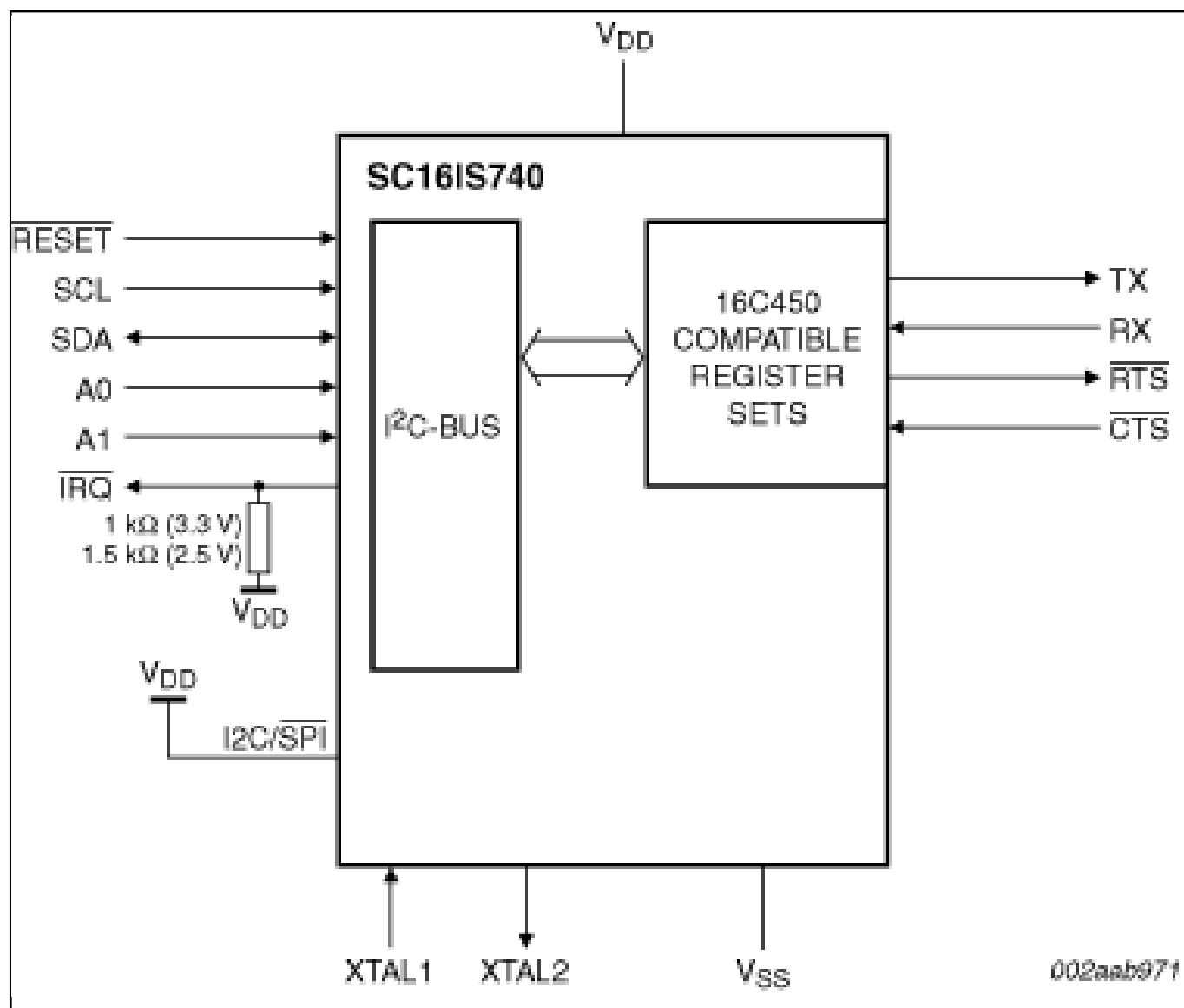
SC16IS740/750/760は、シングルチャネルの高性能UARTに対応するフォロワーI²Cバス/SPIインターフェースです。最大5 Mbit/sのデータ・レートで、低い動作電流とスリープ電流を保証します。また、SC16IS750およびSC16IS760は、8つのプログラマブルI/Oピンを追加でアプリケーションに提供します。このデバイスは、非常に小さなHVQFN24、TSSOP24 (SC16IS750/760)、TSSOP16 (SC16IS740) パッケージで供給されるため、ハンドヘルドのバッテリー駆動アプリケーションに最適です。この製品ファミリは、I²CバスまたはSPIからRS-232/RS-485へのシームレスなプロトコル変換を可能にし、完全に双方向です。

SC16IS760は、SC16IS750とは異なり、SPIクロック速度として最大15 Mbit/sをサポートし (SC16IS750は4 Mbit/s)、最大1.152 Mbit/sのIrDA SIRをサポートします。その他すべての点では、SC16IS760は機能的および電氣的にSC16IS750と同一です。SC16IS740は、SC16IS750にのみ存在するプログラマブルI/Oピンを除いて、SC16IS750と機能的および電氣的に同一です。

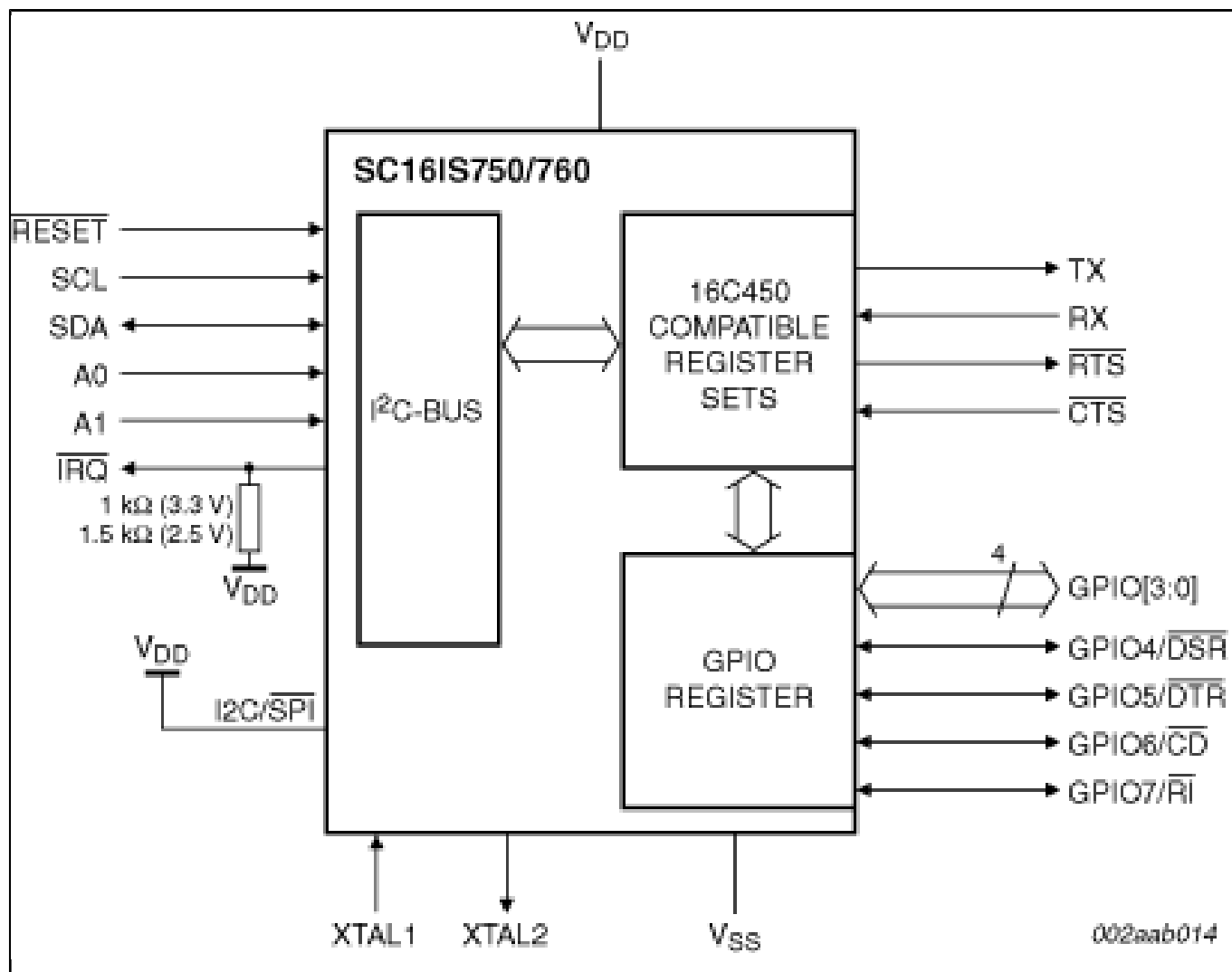
SC16IS740/750/760の内部レジスタ・セットは、広く普及している16C450と下位互換性があります。そのため、ソフトウェアを別のプラットフォームから簡単に書き込んだり移植したりできます。

SC16IS740/750/760は、ハードウェアおよびソフトウェアの自動フロー制御、自動RS-485サポート、ソフトウェア・リセットなどの高度な機能も備えています。これにより、ハードウェアのリセット信号とは独立に、ソフトウェアでいつでもUARTをリセットできます。

ブロック図 : SC16IS740IPW、SC16IS750IBS、SC16IS750IPW、SC16IS760IBS、SC16IS760IPW
Block Diagram



ブロック図 : SC16IS740IPW、SC16IS750IBS、SC16IS750IPW、SC16IS760IBS、SC16IS760IPW
Block Diagram



View additional information for [I²Cバス/SPIインターフェースを備えたシングルUART、64バイトの送信および受信FIFO、IrDA SIR内蔵サポート](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.