



S32R45 イメージング・レーダー向け高性能プロセッサ

S32R45

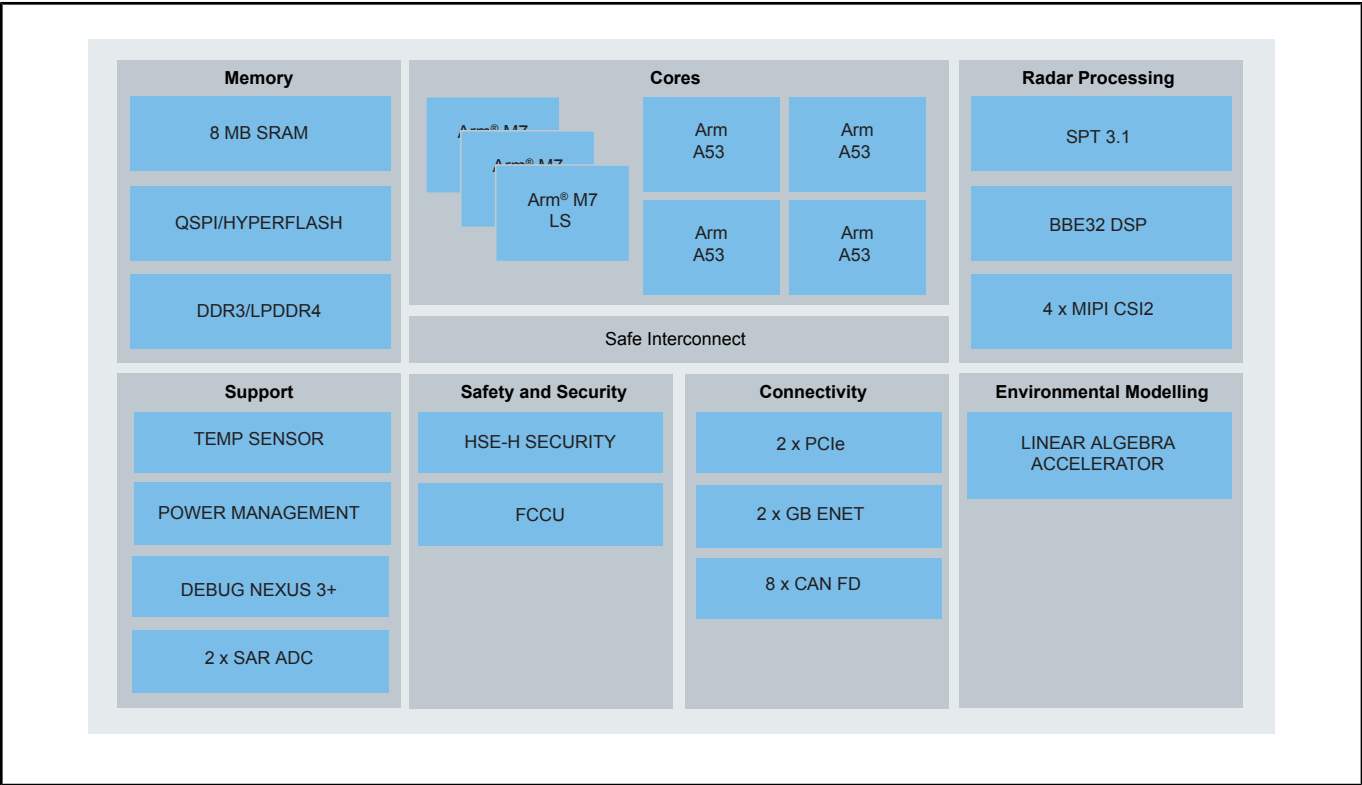
Last Updated: Jun 6, 2025

完全なレーダー・システムを構築する場合には、完全統合型の77 GHz RFCMOSコンパニオン・トランシーバTEF82xxをチェックしてください。

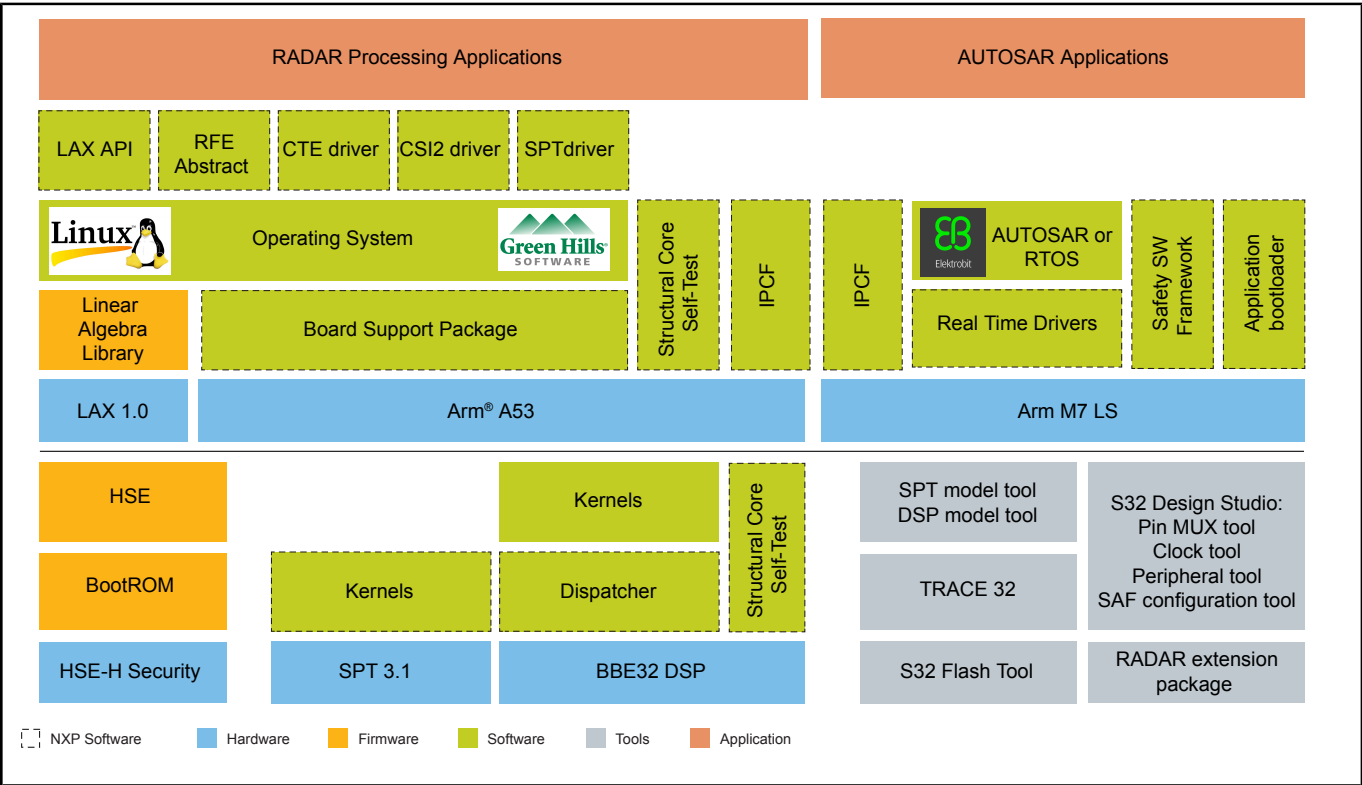
S32R45は、Arm® Cortex® - A53コアと、Arm® Cortex® - M7コアを搭載した32ビット車載レーダー向けマイクロプロセッサ・ユニット (MPU) です。車両のフロントまたはリアに搭載される最新の高分解像度長距離レーダー・センサを想定して設計されており、イメージング・レーダーの分解能を高めます。ボリューム選択に適した専用プロセッサを搭載しており、高度なレーダー処理能力と省電力性により、最新のADASレーダー用途に対応します。また、専用の高性能レーダー処理が必要なインダストリアル用途や民生機器用途にも対応できます。

HSEセキュリティ・エンジンによって最新のセキュリティ要件に対応し、ASIL ISO26262 ASIL B(D) 要件も満たしているS32R45は、高性能レーダー処理に最適なデバイスです。

S32R45レーダーMPU Block Diagram



S32R45ソフトウェア・エコシステム Block Diagram



View additional information for [S32R45イメージング・レーダー向け高性能プロセッサ](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.