



S32R41 高分解能レーダー向け高性能プロセッサ

S32R41

Last Updated: Jun 6, 2025

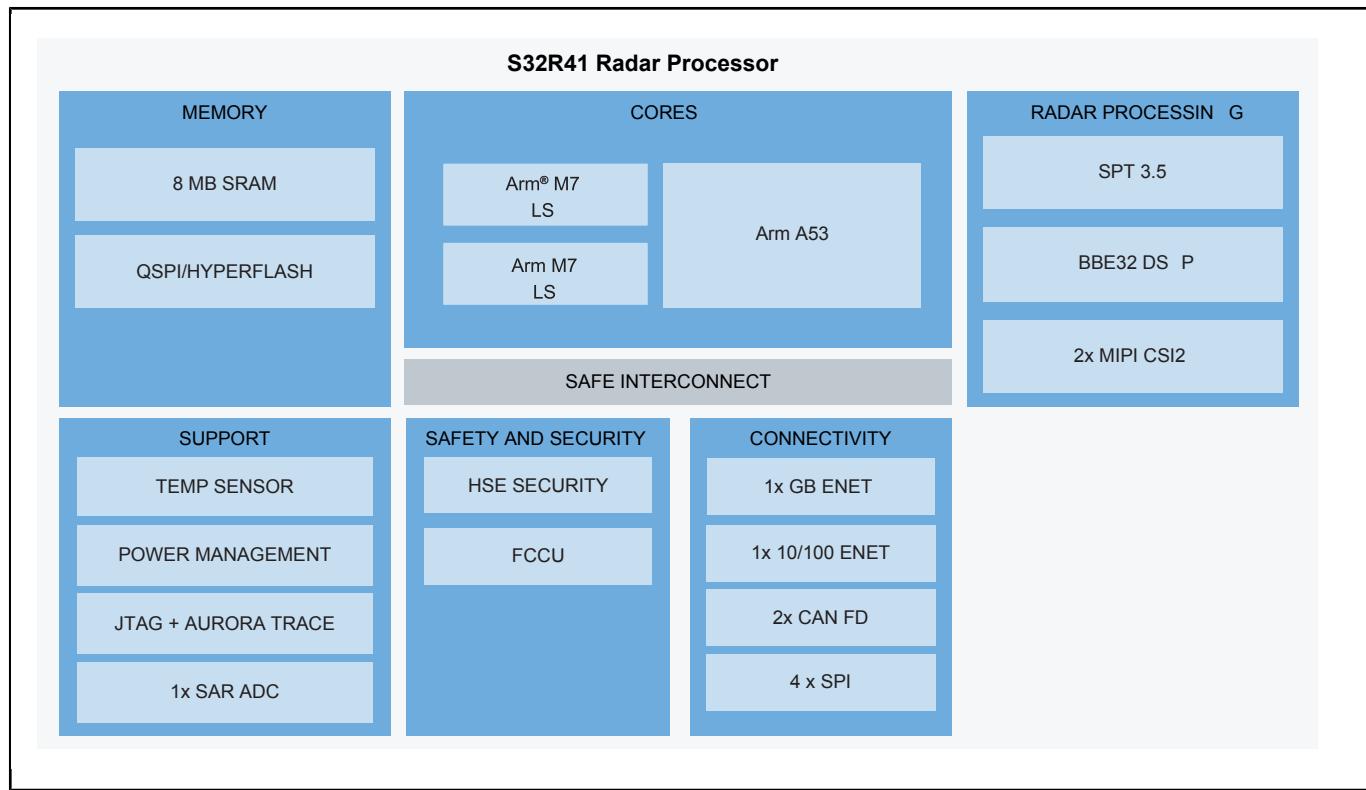
完全なレーダー・システムを構築する場合には、完全統合型の77 GHz RFCMOSコンパニオン・トランシーバTEF82xxをチェックしてください。

S32R41は、先進の77 GHzレーダー・アプリケーション向けに開発されたレーダー・マイクロプロセッサ・ユニット (MPU) です。アーキテクチャにはArm® Cortex®-A53およびCortex-M7コアを搭載し、これらを専用のレーダー処理アクセラレータと組み合わせることで最適なレーダー処理チェーンを構築します。自動車、産業機器、民生機器でのレーダー・アプリケーションを対象に設計されています。

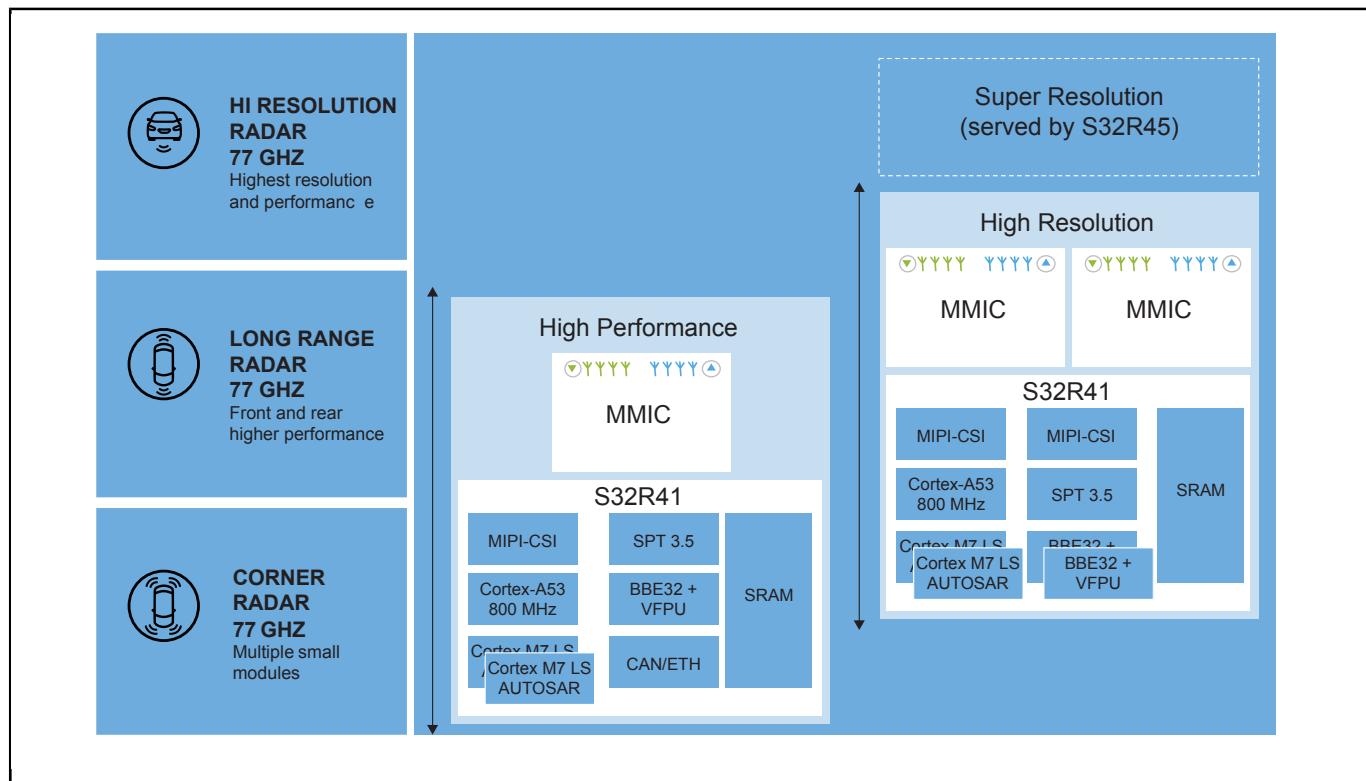
包括的な機能を備えたS32R41シリーズは、先進的な高分解能コーナーおよびフロント・レーダー・アプリケーションに対する要求を満たします。デュアルMIPI CSIインターフェースおよび8 MBのローカルSRAMを組み合わせた高性能なプロセッシングは、L2以上の自動運転アプリケーションに要求される高分解能レーダー・システムに対応しています。

S32R41のアーキテクチャはNXPのスケーラブルなレーダー・ポートフォリオの一部です。これにより、スケーラブルなソフトウェアの再利用が可能となり、開発の複雑さも軽減されます。

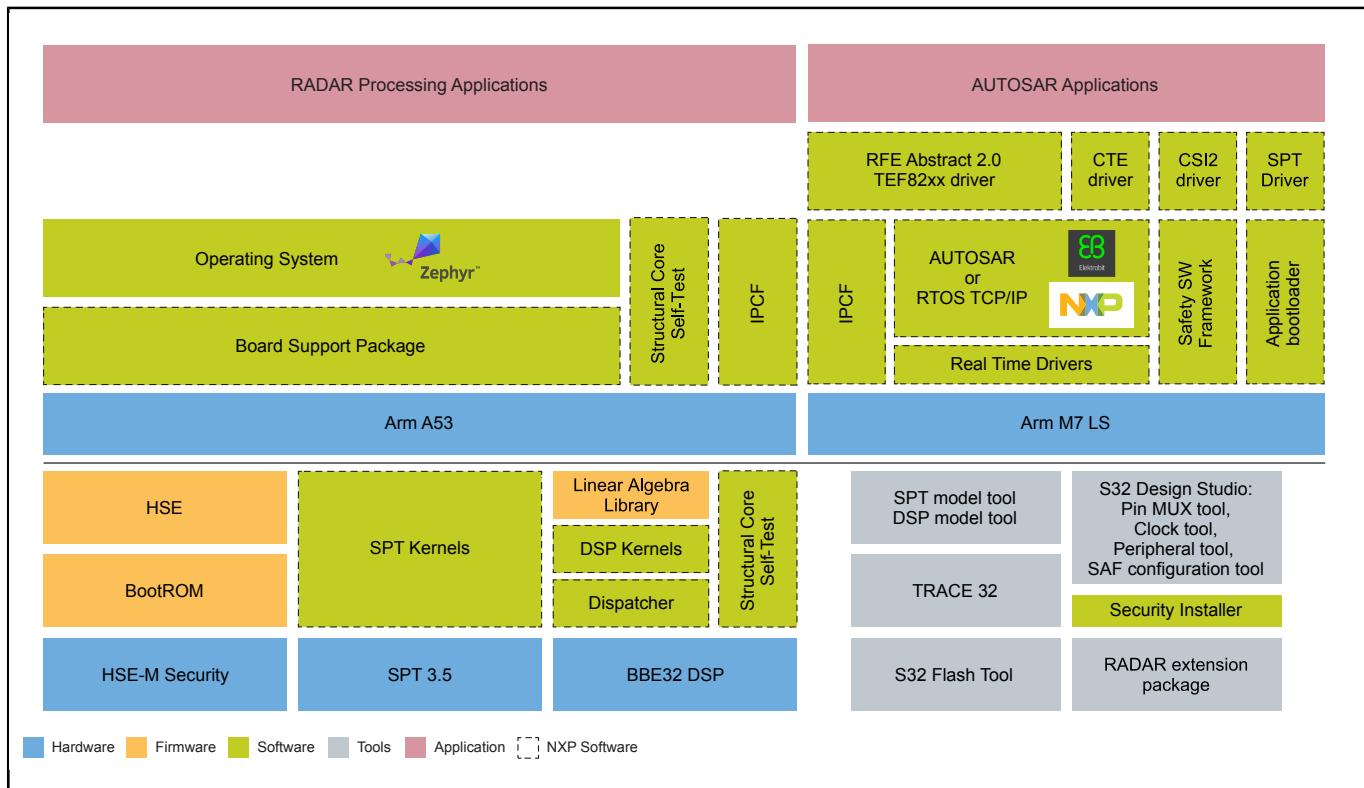
S32R41レーダー—MPU Block Diagram



S32R41レーダー—MPUアプリ Block Diagram



S32R41ソフトウェアのエコシステム Block Diagram



[View additional information for S32R41 高分解能レーダー向け高性能プロセッサ.](#)

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.