



S32R41評価ボード

S32R41-EVB

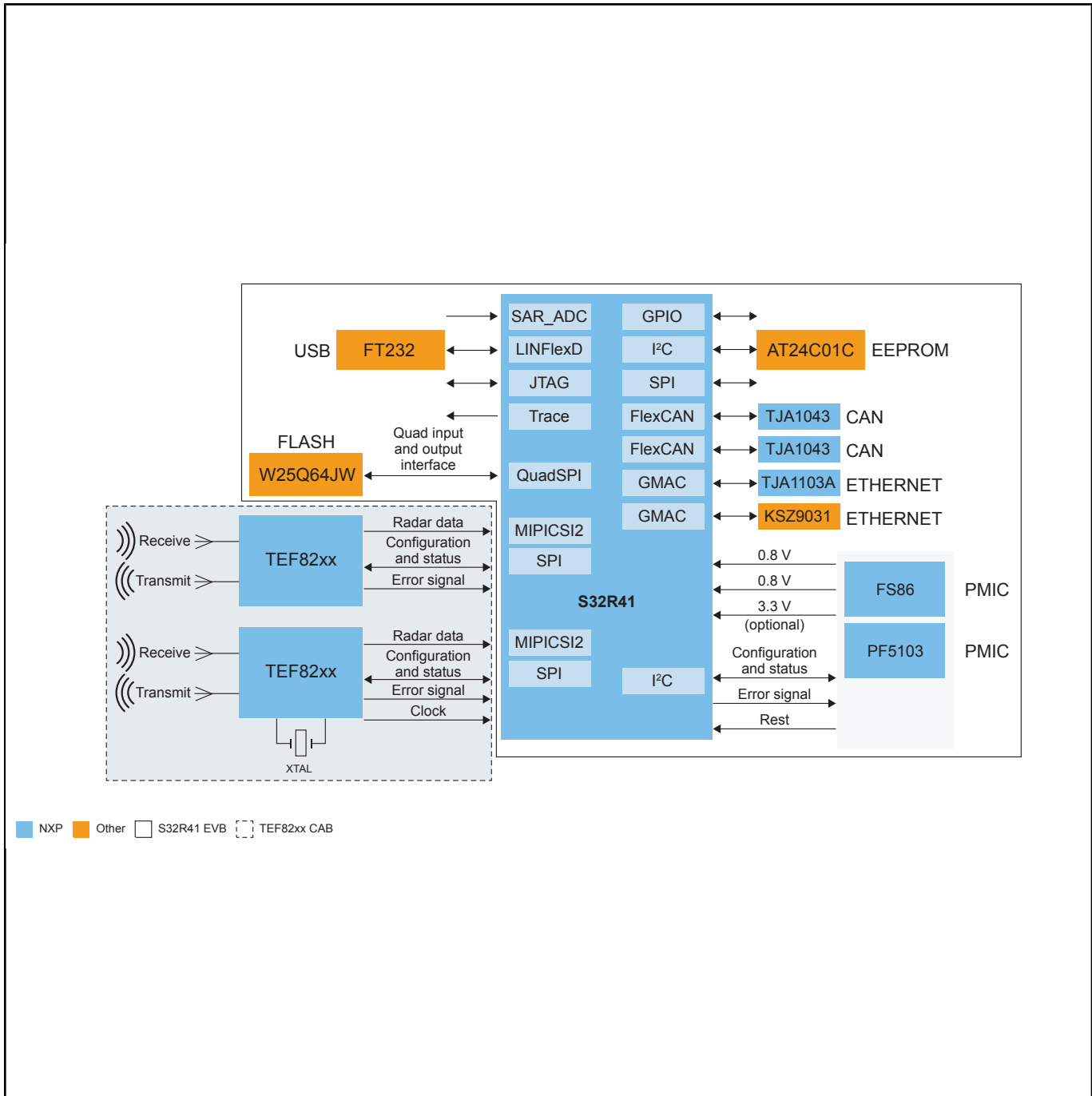
Last Updated: Jan 25, 2024

S32R41用評価ボードであるS32R41-EVBは、車両のコーナー部およびフロント部に搭載される先進的な高分解能レーダー・アプリケーションなど、車載用途をターゲットとした高性能77 GHzレーダー・アプリケーションの開発をサポートします。S32R41 MPU内のArm® Cortex® A53コア、トリプルArm Cortex M7ロックステップ・コアと、専用のレーダー処理アクセラレータとの組み合わせにより、S32R41 EVBは、L2以上の自動運転アプリケーションに必要な高分解能レーダー・システムに対応できます。

S32R41 EVBは、ハードウェアやソフトウェアの開発を容易にし、お客様の市場投入までの時間を短縮するための幅広い機能とインターフェースを提供します。たとえば、NXPのTEF82xx RFCMOSトランシーバ、CAN FD、LIN、イーサネット（1 Gbpsおよび100 Mbps）の接続用に、2つのMIPI-CSI2を備えています。

S32R41 EVBは、S32R41プロセッサ用のレーダー処理の開発に適したプロセッサ・ボードで構成されています。S32R41-EVBは、TEF82xx CABとともにレーダー開発プラットフォームとして利用できます。

S32R41評価ボード Block Diagram



View additional information for [S32R41評価ボード](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.