



RapidRF Smart LDMOS フロントエンド・デザイン

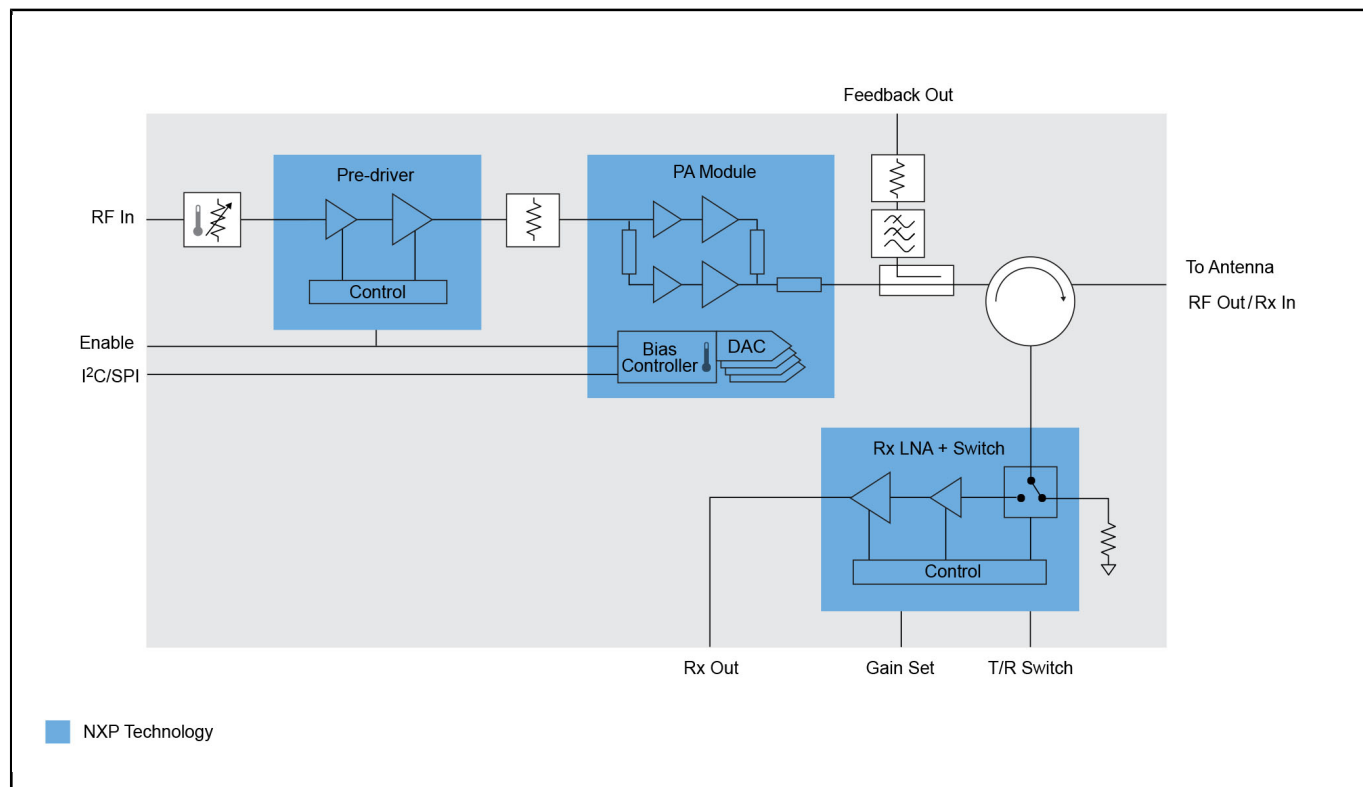
RAPIDRFSL-FRONTEND

Last Updated: Jun 7, 2024

NXPのRapidRF Smart LDMOSフロントエンド・デザインは、高効率RFパワー・アンプ、リニア・プリドライバ、T/Rスイッチ付きRx LNA、およびサーキュレータとの統合をコンパクトなフットプリントで実現しています。また、パワー・アンプ・パッケージにバイアス・コントローラと温度センサが含まれるようになりました。これらのデザインには、DPDフィードバック用のカプラが組み込まれ、デジタル・プリディストーションで使用されます。

RapidRFリファレンス・ボードは、アンテナで2.5~8ワット (34~39 dBm) の平均送信電力を必要とする5G無線ユニットに最適です。複数の周波数帯域に共通のPCBレイアウトを使用することで、設計と製造の両方が簡素化され、市場投入までの時間が短縮されます。

RapidRF Smart LDMOS フロントエンドのブロック図 Block Diagram



View additional information for [RapidRF Smart LDMOS フロントエンド・デザイン](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.