



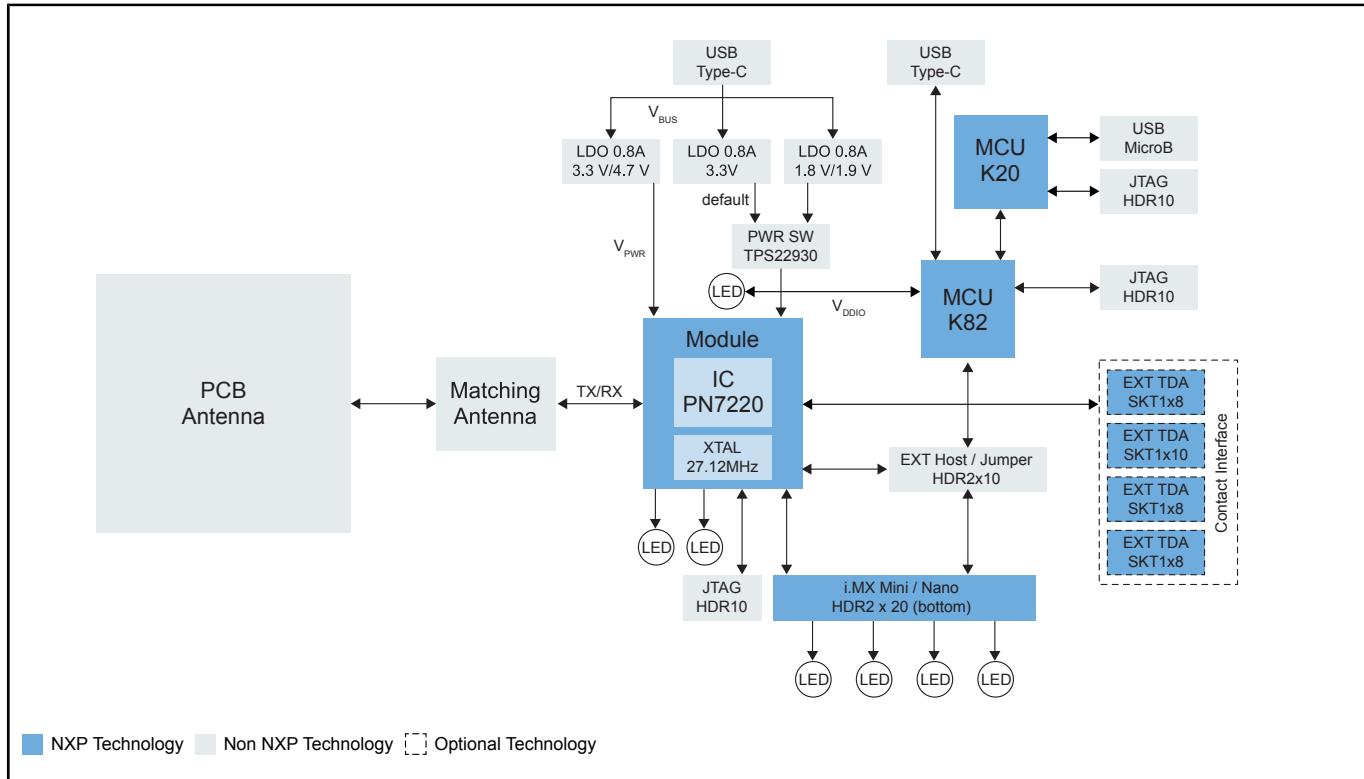
2ホスト構成を備えた**PN7220 NFC**コントローラ用開発ボード

PNEV7220BP2

Last Updated: Jun 17, 2025

PNEV7220BP2は、Androidを実行するi.MX 8 MCUおよび専用のセキュリティMCUに接続できる柔軟な開発ボードです。I²C (Androidホスト) とSPI (セキュリティMCUホスト) に基づいたそれぞれのホスト・インターフェースを使用して、両方のCPUが接続されます。ボードには、PN7220と下位互換性のあるPN7221が実装されています。PNEV7220BP2は、NFCフォーラム、EMVCo 3.2、およびApple ECPアプリケーションの迅速な評価を可能にします。また、接触カードをサポートするためにTDA8035評価ボードを接続できます。

PN7220用開発ボードのブロック図 Block Diagram



[View additional information for 2ホスト構成を備えたPN7220 NFCコントローラ用開発ボード.](#)

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.