



# 高性能プロセッシング・アプリケーション向け9チャネル・パワーマネジメント集積回路 (PMIC)

## PF8101-PF8201

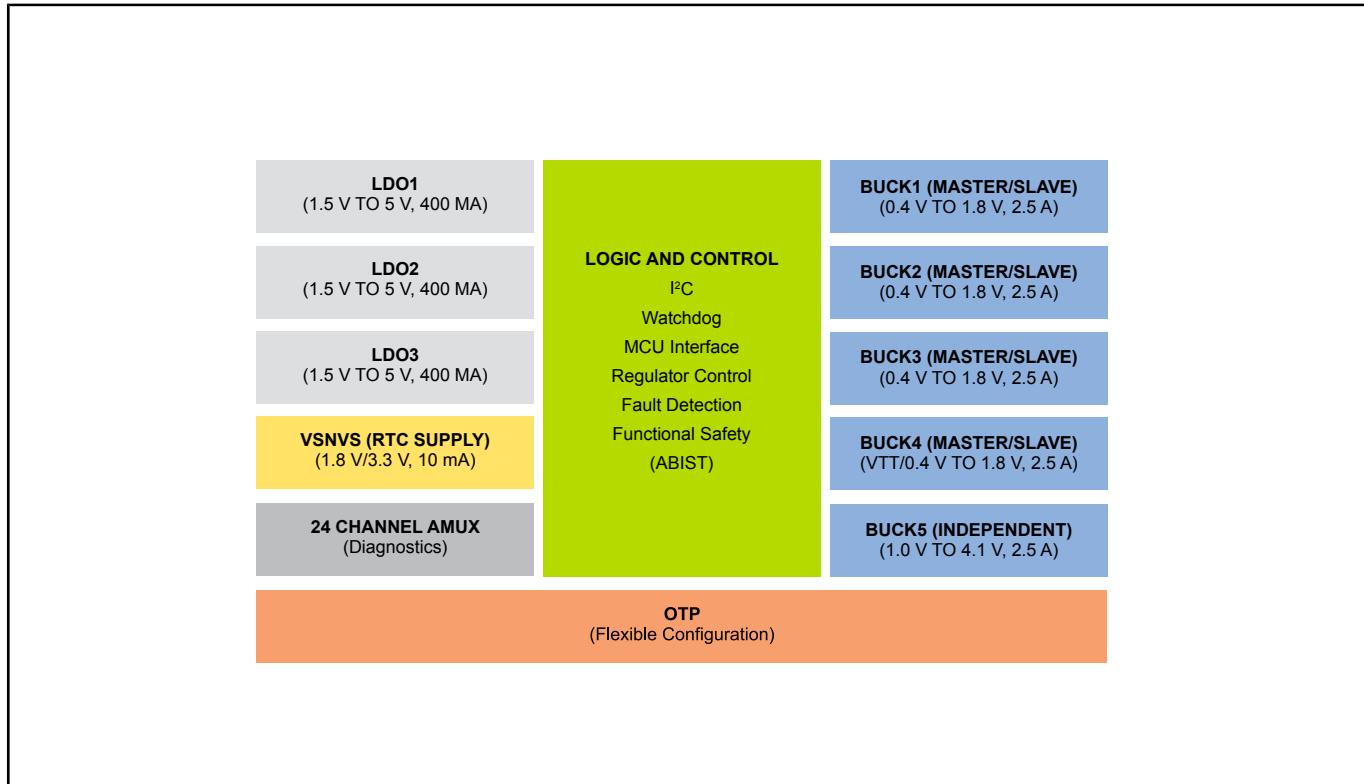
Last Updated: Aug 15, 2025

新規設計には末尾がTSの部品番号 (MC33PF8x01xxTS) が推奨されます。

PF8101/PF8201は、高性能なi.MX 8をベースとしたアプリケーション向けに設計されたパワー・マネジメントIC (PMIC) です。5つの高効率降圧コンバータと3つのリニア・レギュレータを備え、プロセッサやメモリなどのペリフェラルに電力を供給します。

内蔵のワンタイム・プログラマブル・メモリに主要な起動設定を保存することで、出力電圧と外部レギュレータのシーケンスを設定するために通常使用される外付けコンポーネントを大幅に削減できます。レギュレータのパラメータは、起動後に高速I<sup>2</sup>Cを介して調整可能であり、さまざまなシステム状態に柔軟に対応できます。

## PF8101およびPF8201マルチチャネル Block Diagram



View additional information for [高性能プロセッキング・アプリケーション向け9チャネル・パワーマネジメント集積回路 \(PMIC\)](#).

**Note:** The information on this document is subject to change without notice.

---

[www.nxp.com](http://www.nxp.com)

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.