



# 高性能プロセッシング・アプリケーション向け**12**チャネル・パワーマネジメント集積回路 (**PMIC**)

## PF81-PF82

Last Updated: Oct 30, 2025

新規設計には末尾がTSの部品番号 (MC3xPF8x00xxTS) が推奨されます。

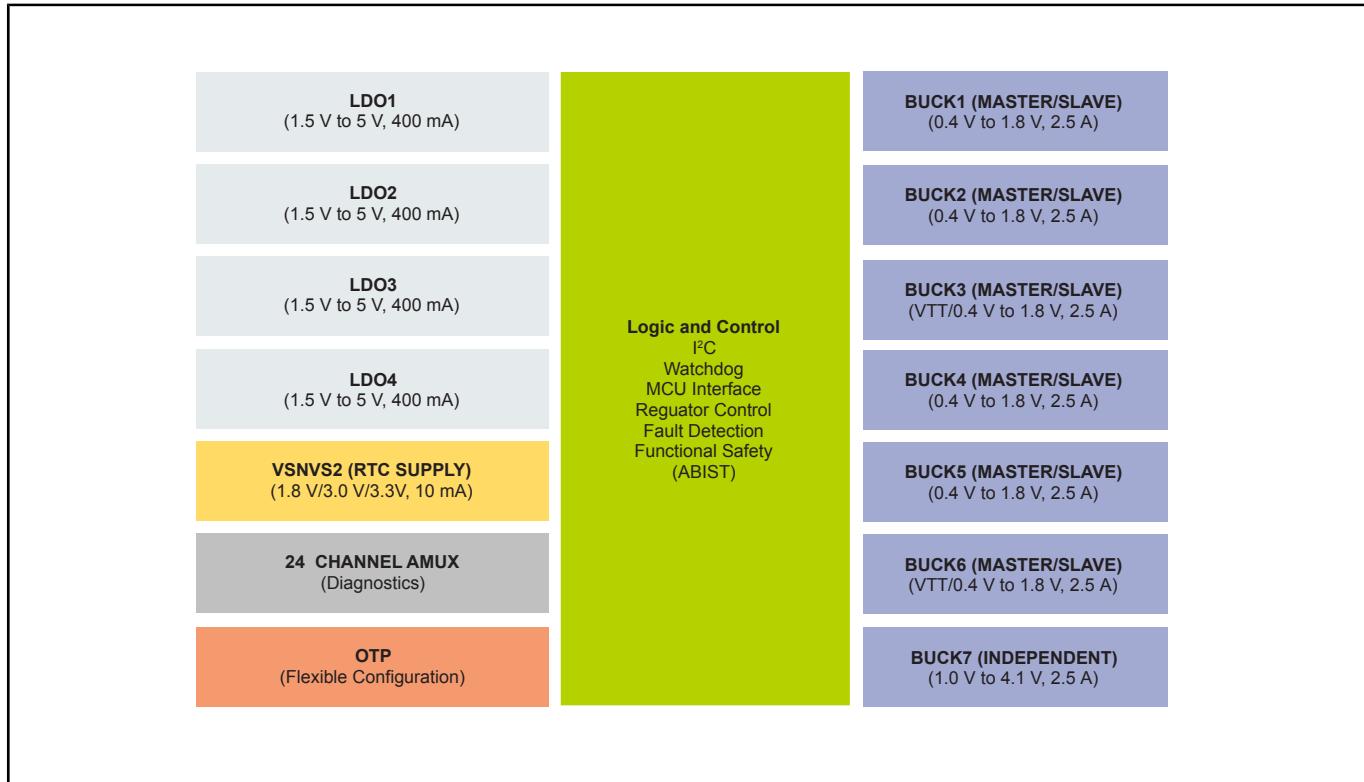
PF81/PF82 PMICファミリは、インフォテイメント、テレマティクス、クラスタ、車載ネットワーキング、ADAS、ビジョン、センサ・フュージョンなどの高性能プロセッシング・アプリケーション向けに開発されています。

市場のさまざまなニーズに対応できるよう、2つのバージョンが用意されています。

- PF82はISO 26262規格に準拠した機能安全に対応し、ASIL B (D) 車載アプリケーション向けの強力で柔軟なソリューションを提供します。
- PF81は本製品の基本バージョンであり、パワーマネジメント機能とデジタル制御機能を備えていますが、機能安全に対応せず、ASIL Bへの準拠が不要なシステムでの使用が想定されています。

このファミリはi.MX 8、i.MX 8X、S32Vの各プロセッサ・ベースのアプリケーションに最適で、Layerscape LS1043Aなどの高性能プロセッサへの電源供給に適しています。7個の高効率降圧コンバータと4個のリニア・レギュレータを備え、プロセッサ、メモリ、多様なペリフェラルに電力を供給します。

## PF81とPF82 Block Diagram



View additional information for [高性能プロセッキング・アプリケーション向け12チャネル・パワーマネジメント集積回路\(PMIC\)](#).

**Note:** The information on this document is subject to change without notice.

---

[www.nxp.com](http://www.nxp.com)

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.