



高性能アプリケーション向け**7**チャ ネル・パワー・マネジメント集積回 路、ASIL **B**セーフティ・レベルに適合

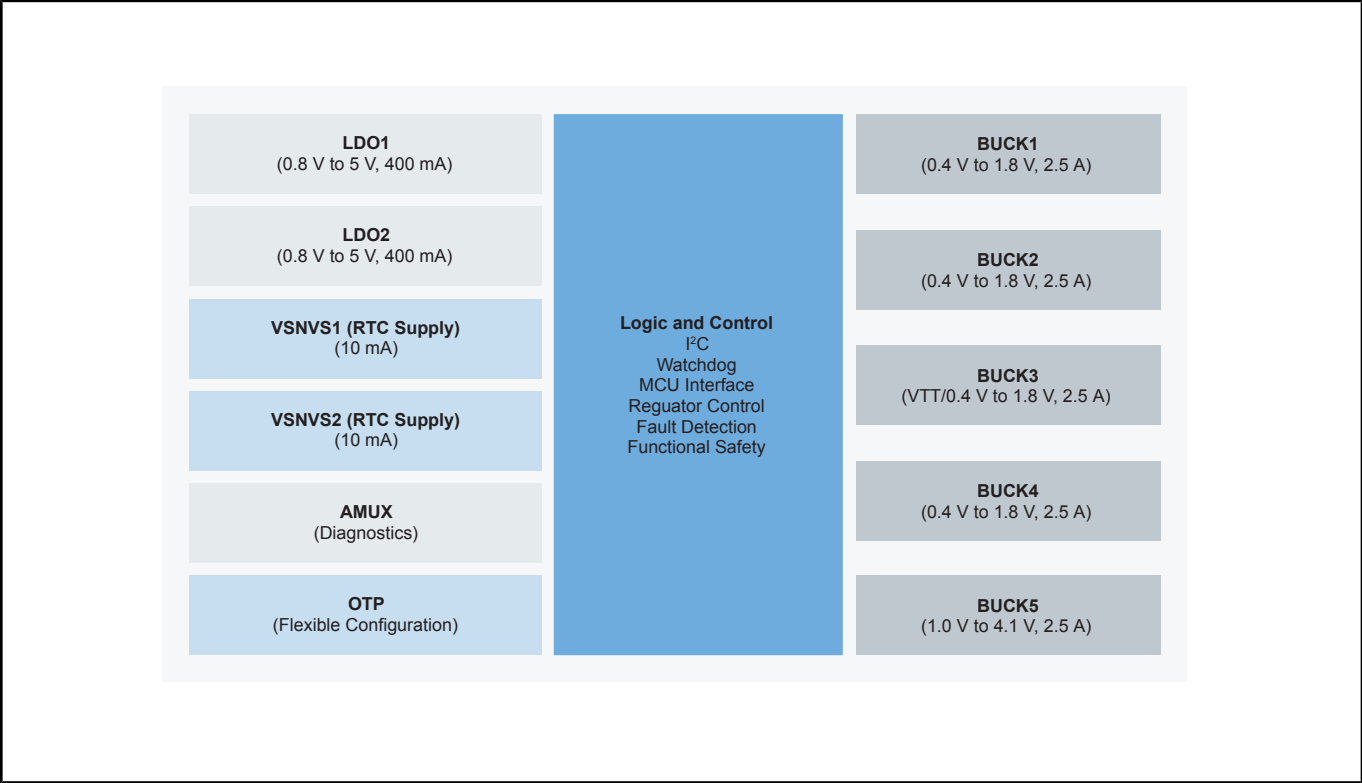
PF7100

Last Updated: Jun 5, 2025

PF71は、高性能i.MX 8プロセッサ向けに設計されたパワー・マネジメント集積回路（Power Management Integrated Circuit : PMIC）です。5つの高効率降圧コンバータと2つのリニア・レギュレータを備え、プロセッサやメモリなどのペリフェラルに電力を供給します。

内蔵のワнтаイム・プログラマブル・メモリに主要な起動設定を保存することで、出力電圧と外部レギュレータのシーケンスを設定するために通常使用される外付けコンポーネントを大幅に削減できます。レギュレータのパラメータは、起動後に高速I²Cを介して調整可能であり、さまざまなシステム状態に柔軟に対応できます。

PF7100 7チャンネルPMIC Block Diagram



View additional information for [高性能アプリケーション向け7チャンネル・パワー・マネジメント集積回路、ASIL Bセーフティ・レベルに適合](#).

Note: The information on this document is subject to change without notice.