車載アプリケーション向けマルチチャネルPMIC

PF5030

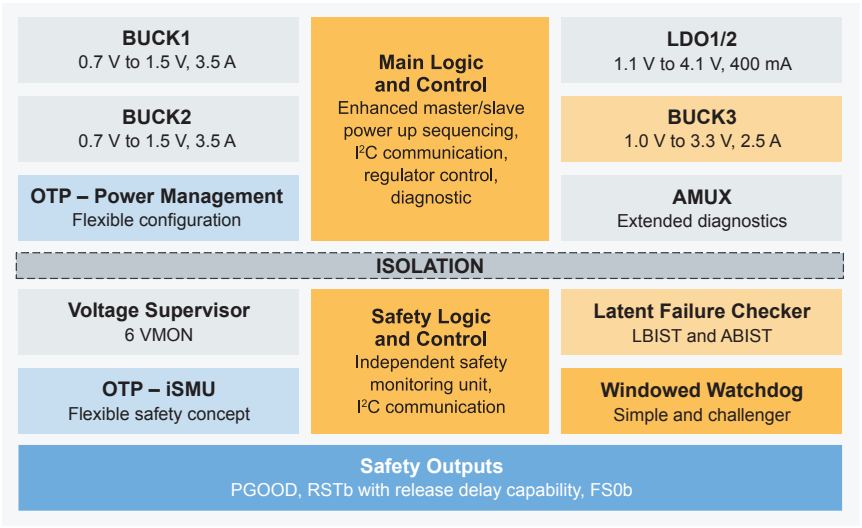
Last Updated: Dec 14, 2023

PF5030シリコンおよびイネーブルメント（ドキュメント、ソフトウェア、およびボード）は、限られたお客様のみご利用いただけます（NDAが必要です）。詳しい情報やサンプルの供給状況については、サポートまたは営業担当者にお問い合わせください。

PF5030は、S32Z2/E2プロセッサ用に設計されたパワー・マネジメント集積回路 (PMIC) で、NXPのフロント・システム電源ファミリ（FS86、FS6xなど）に接続するのが理想的です。内蔵のOTPメモリに主要な起動設定が保存されており、高速I²Cを使用して起動後にパラメータを調整できるため、異なるシステムの状態に柔軟に対応します。

PF5030はBYLinkシステム電源プラットフォームの一部であり、革新的な同期機能を備え、安全なシステム・パワー・マネジメントを設計するための新しいスマート・アプローチを実現します。PF5030ファミリは、電源とセーフティの拡張性に加え、ピン間およびソフトウェアの互換性を備えています。ISO 26262規格に準拠して開発され、AEC-Q100の要件に従って認定されています。

PF5030 Block Diagram



View additional information for 車載アプリケーション向けマルチチャネルPMIC.

Note: The information on this document is subject to change without notice.

www.nxp.com
NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.