



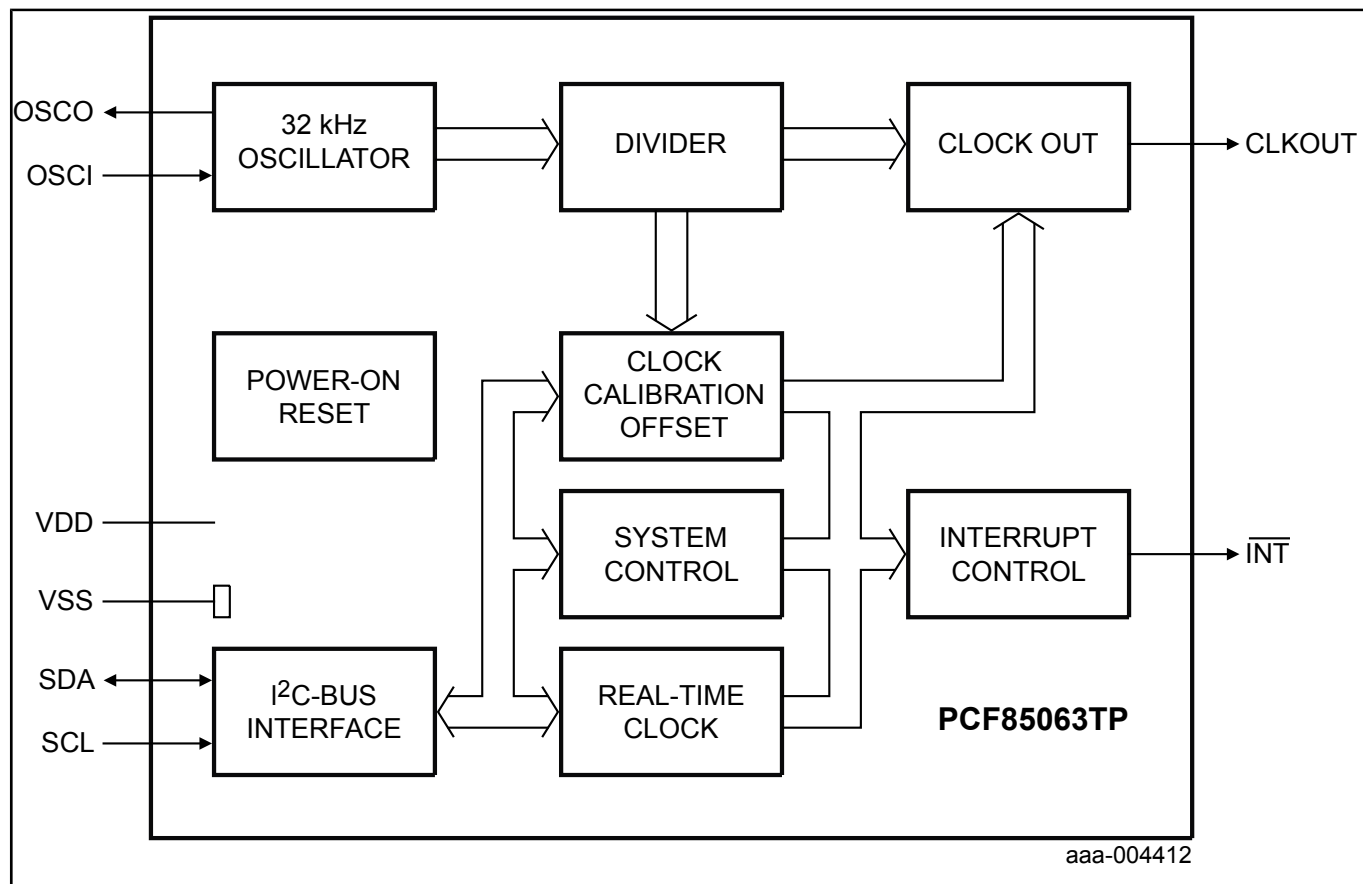
小型リアルタイム・クロック/カレンダー

PCF85063TP

Last Updated: Mar 11, 2025

PCF85063TPは、低消費電力向けに最適化されたCMOSリアルタイム・クロック (RTC) およびカレンダーです。オフセット・レジスタにより、クロックの微調整が可能です。すべてのアドレスとデータは、2線式の双方向I²Cバスを介してシリアル転送されます。最大バス速度は400 kbit/sです。各データ・バイトの書き込みまたは読み取り後に、レジスタ・アドレスが自動的にインクリメントされます。

PCF85063TPブロック図 Block Diagram



View additional information for [小型リアルタイム・クロック/カレンダー](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.