



# 2つのI<sup>2</sup>Cバス、128バイトSRAM、およびアラーム機能を備えたブータブルCPU RTC

## PCF85053A

### 製造開始前

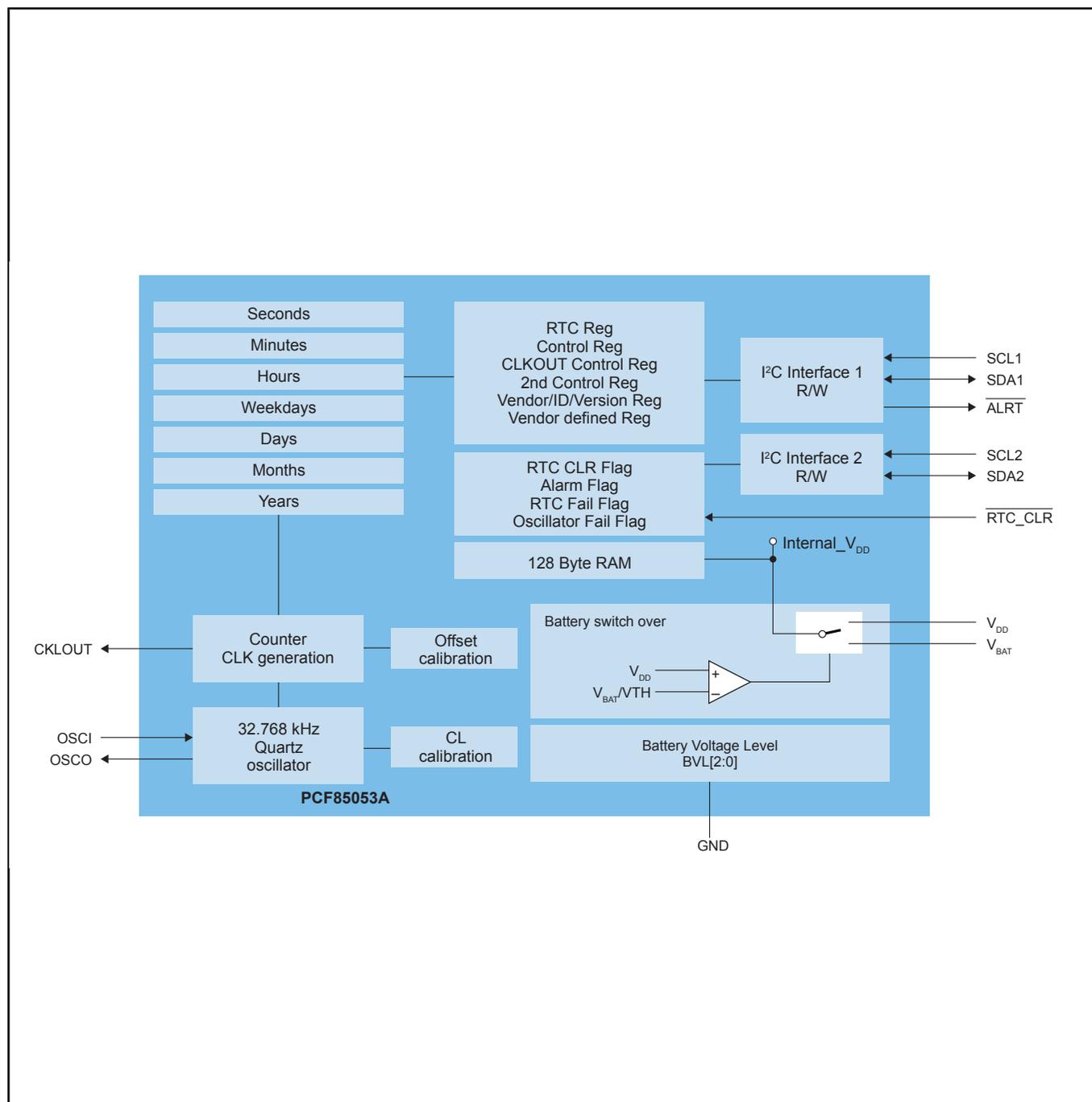
このページでは、試作品の情報を掲載しています。ここに記載されている仕様や情報は、予告なく変更されることがあります。追加情報については、または営業担当者にお問い合わせください。

Last Updated: Apr 12, 2023

PCF85053Aは、低消費電力向けに最適化されたCMOSリアルタイム・クロック (RTC) およびカレンダーであり、一次電源喪失時のバッテリーへの自動切り替えに対応しています。クロック出力、アラート割込み出力、および128バイトのバッテリー・バックアップSRAMを備えています。PCF85053Aには、2つのI<sup>2</sup>Cバスが搭載されています。プライマリI<sup>2</sup>CバスはRTCおよびSRAMレジスタの読み取り/書き込み機能を持ち、セカンダリI<sup>2</sup>Cバスは、プライマリI<sup>2</sup>Cコントローラによって設定される制御ビットを使用して、ほとんどのレジスタの読み取り/書き込みが可能です。

PCF85053Aは、水晶CL（静電容量負荷）構成やオフセット・レジスタ設定など、クロック出力較正関連のレジスタを備えています。

## 2つのI2Cバス、128バイトSRAM、およびアラーム機能を備えたブータブルCPU RTC Block Diagram



View additional information for [2つのI2Cバス、128バイトSRAM、およびアラーム機能を備えたブータブルCPU RTC](#).

**Note:** The information on this document is subject to change without notice.

**[www.nxp.com](http://www.nxp.com)**

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.