



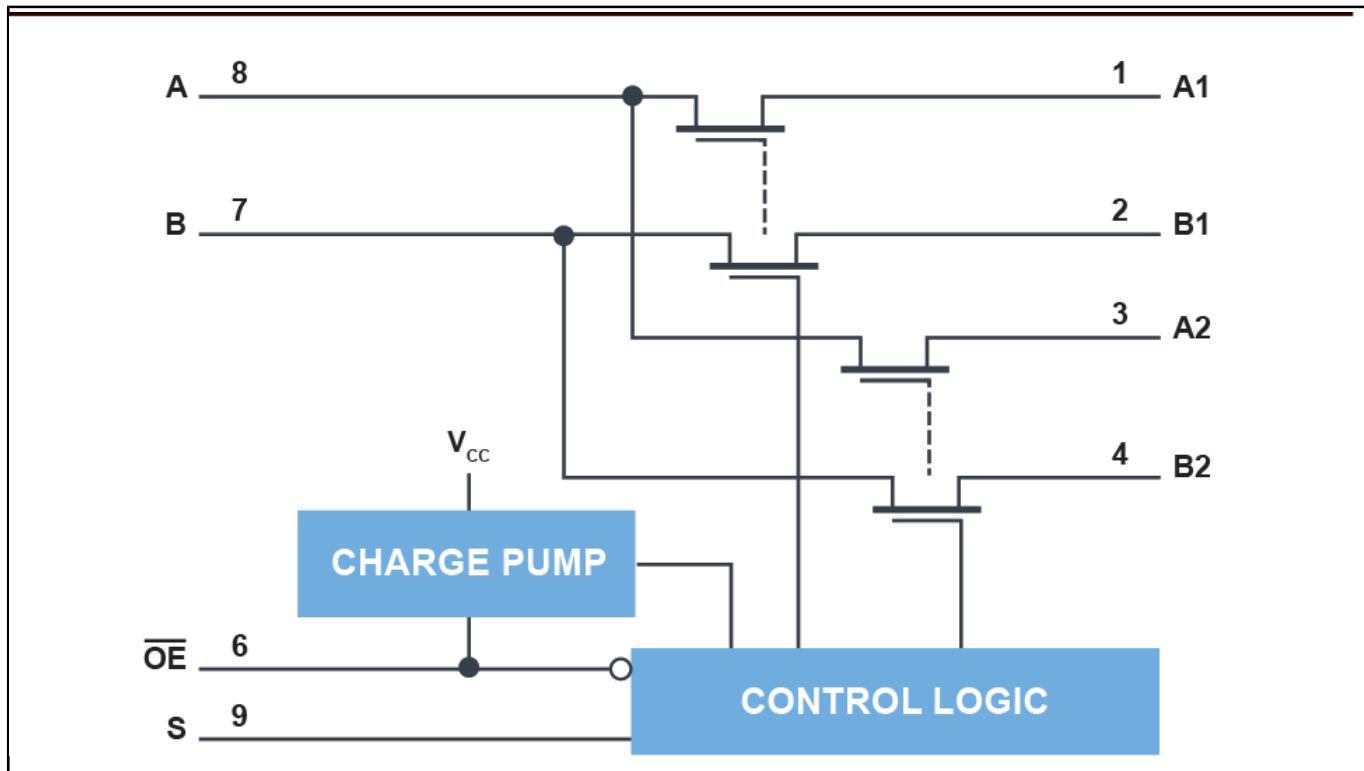
# ハードウェア選択とイネーブルを備えた I<sup>2</sup>Cスイッチ

## P3S0200GM

Last Updated: Apr 11, 2025

P3S0200は、I<sup>2</sup>CのI/O数に限りがある通信アプリケーションやサーバ・アプリケーション（サーバ、ワークステーション、ノートブックなど）での高速I<sup>2</sup>Cバス信号のスイッチングに最適です。広い帯域幅 (52 MHz) により、エッジや位相の歪みを最小限に抑えて信号を通過することができます。ハードウェア選択ピンを使用して、I<sup>2</sup>Cコントローラからの差動出力を2つの対応するターゲットのいずれかに多重化します。スイッチは双方向で、出力の高速信号をほとんどまたはまったく減衰させません。

## P3S0200GMのブロック図 Block Diagram



View additional information for [ハードウェア選択とイネーブルを備えたI3Cスイッチ](#).

**Note:** The information on this document is subject to change without notice.

---

[www.nxp.com](http://www.nxp.com)

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.