



# 2ビット、デュアル電源、双方向I<sup>3</sup>C/I<sup>2</sup>C バスおよびSPI電圧レベル・トランス レータ

## P3A9606

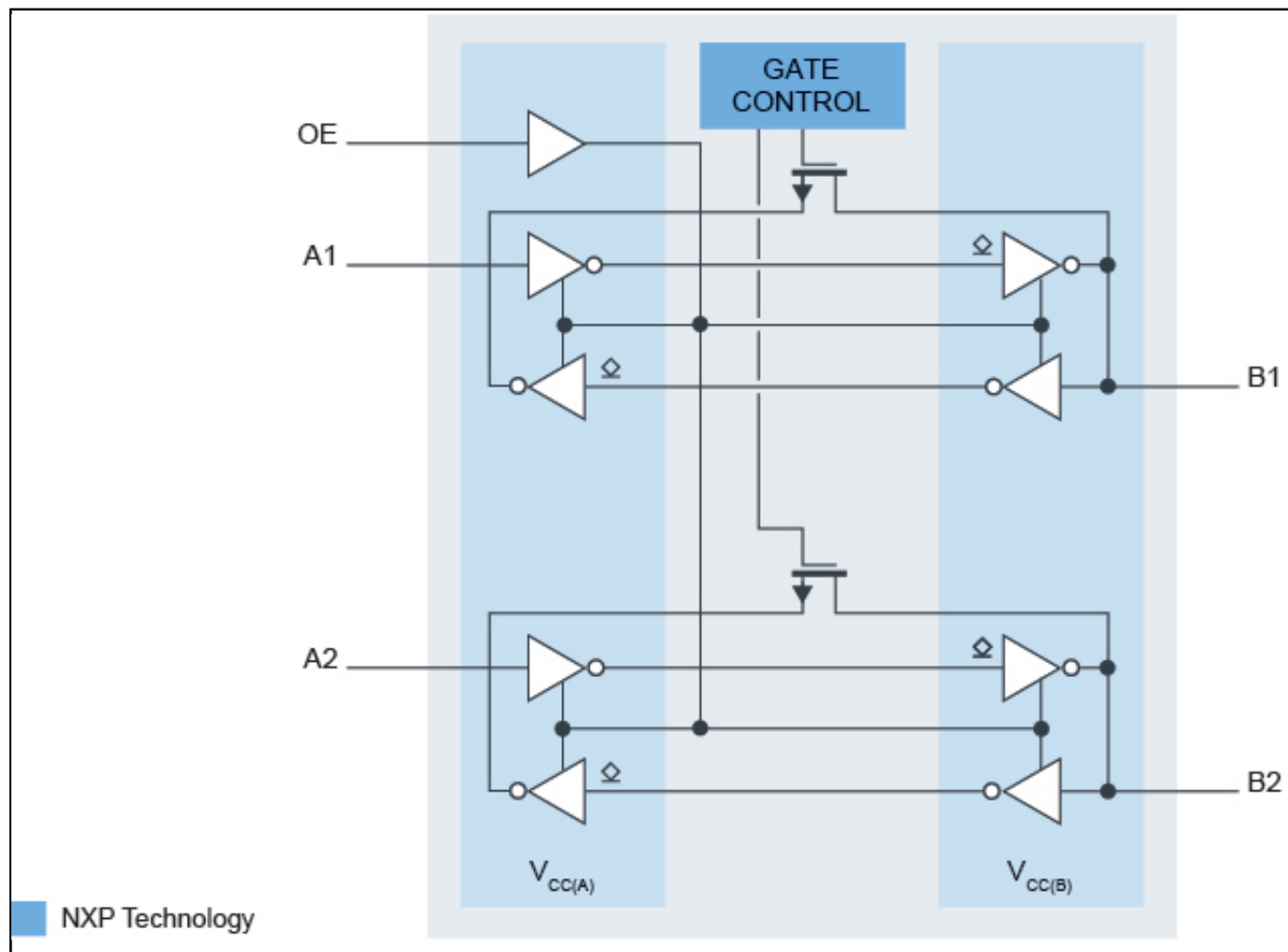
Last Updated: Mar 14, 2025

P3A9606JKは、自動方向検出機能を備えた2ビットのデュアル電源変換トランシーバであり、従来のオープン・ドレインI<sup>2</sup>Cバス/SMBusアプリケーション、オープン・ドレインとプッシュプルを組み合わせた12.5 MHzのI<sup>3</sup>Cバス・アプリケーション、またはプッシュプルSPIアプリケーション（2つのデバイスを使用）で双方向の電圧レベル変換を可能にします。

VCC(A)とVCC(B)の両方を0.72 V～1.98 Vの任意の電圧で供給できるため、低電圧ノード（0.8 V、1.2 V、1.8 V）間の変換に適しています。

1つの出力イネーブル入力 (OE) によって制御される2つの1ビット入出力ポート（AnおよびBn）を備えています。

## P3A9606 Block Diagram



View additional information for [2ビット、デュアル電源、双方向I3C/I<sup>2</sup>CバスおよびSPI電圧レベル・トランスレータ](#).

**Note:** The information on this document is subject to change without notice.

**www.nxp.com**

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.