



ソフトウェアで設定可能な入出力アナログ・フロントエンド・ファミリ

NAFEx3352

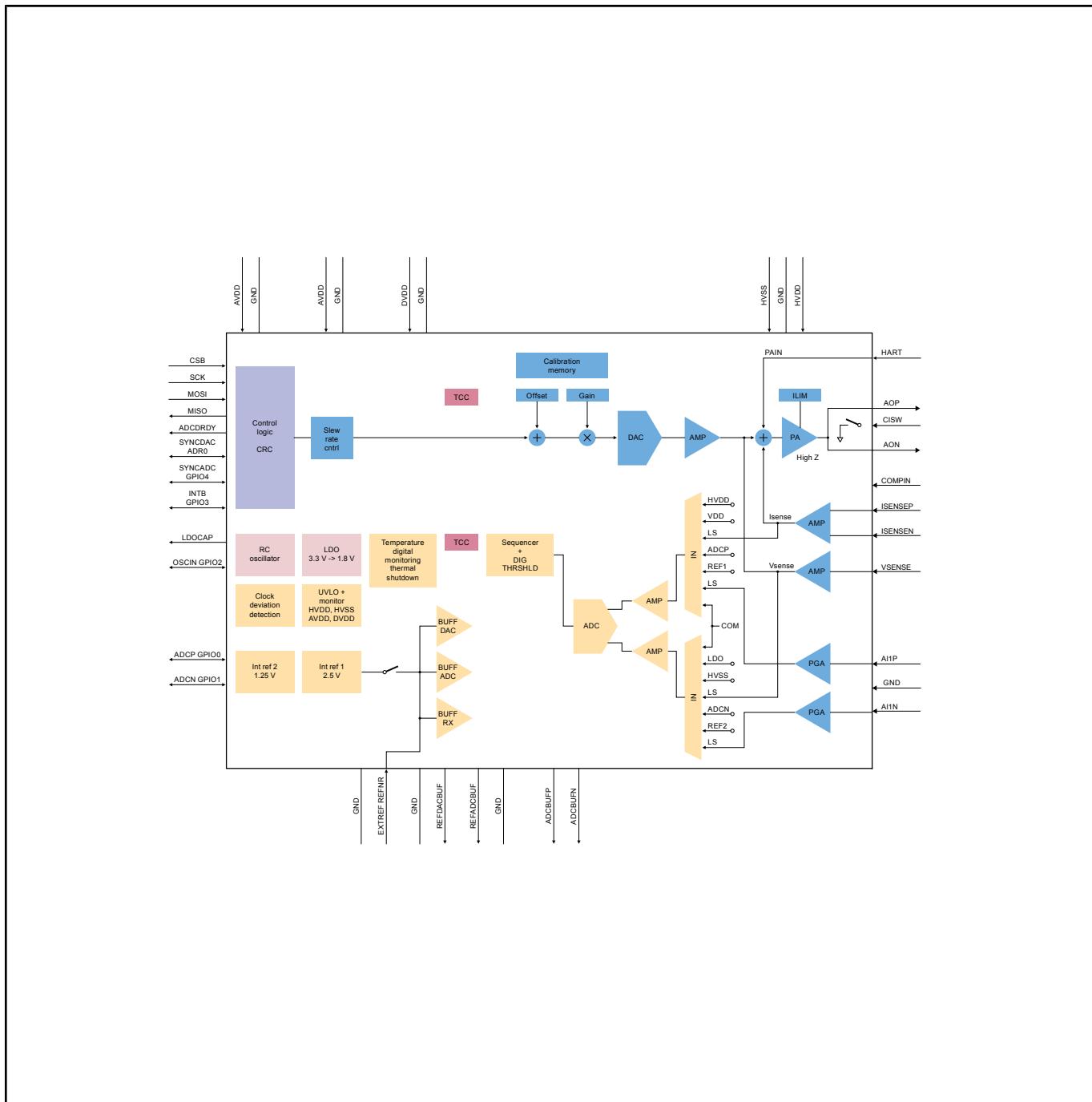
Last Updated: Apr 25, 2025

NAFEx3352は、ソフトウェアで設定可能なアナログ入出力アナログ・フロントエンド・ファミリ (AIO-AFE) です。1つのアナログ入力/出力チャネルと2つのユニバーサル入力チャネルを備えています。AI0-AFEファミリは、高精度の14/16/18ビットDAコンバータ (DAC)、16/24ビットADコンバータ (ADC)、低ドリフトのリファレンス電圧、低オフセットのドリフト・バッファ、および高電圧・高精度のアンプを統合し、EMC対策および配線ミスへの対応のために65 V入力保護回路を備えています

このデバイスは、出力と入力の両方のチャネル用の診断および保護回路を内蔵しているため、異常検出、予知保全、機能安全への対応が可能です。AI0-AFEは、プログラマブル・ロジック・コントローラ (PLC)、プロセス制御、I/Oモジュール、データ・ロガーなどのアプリケーションに最適です。

NAFE33352は低消費電力バージョンで、NAFE93352は高速バージョンです。

NAFE33352 Block Diagram



View additional information for [ソフトウェアで設定可能な入出力アナログ・フロントエンド・ファミリ](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.