



MCX N94x/54x オンチップ・アクセラレータ、インテリジェントなペリフェラル、高度なセキュリティを備えた高集積マルチコアMCU

MCX-N94X-N54X

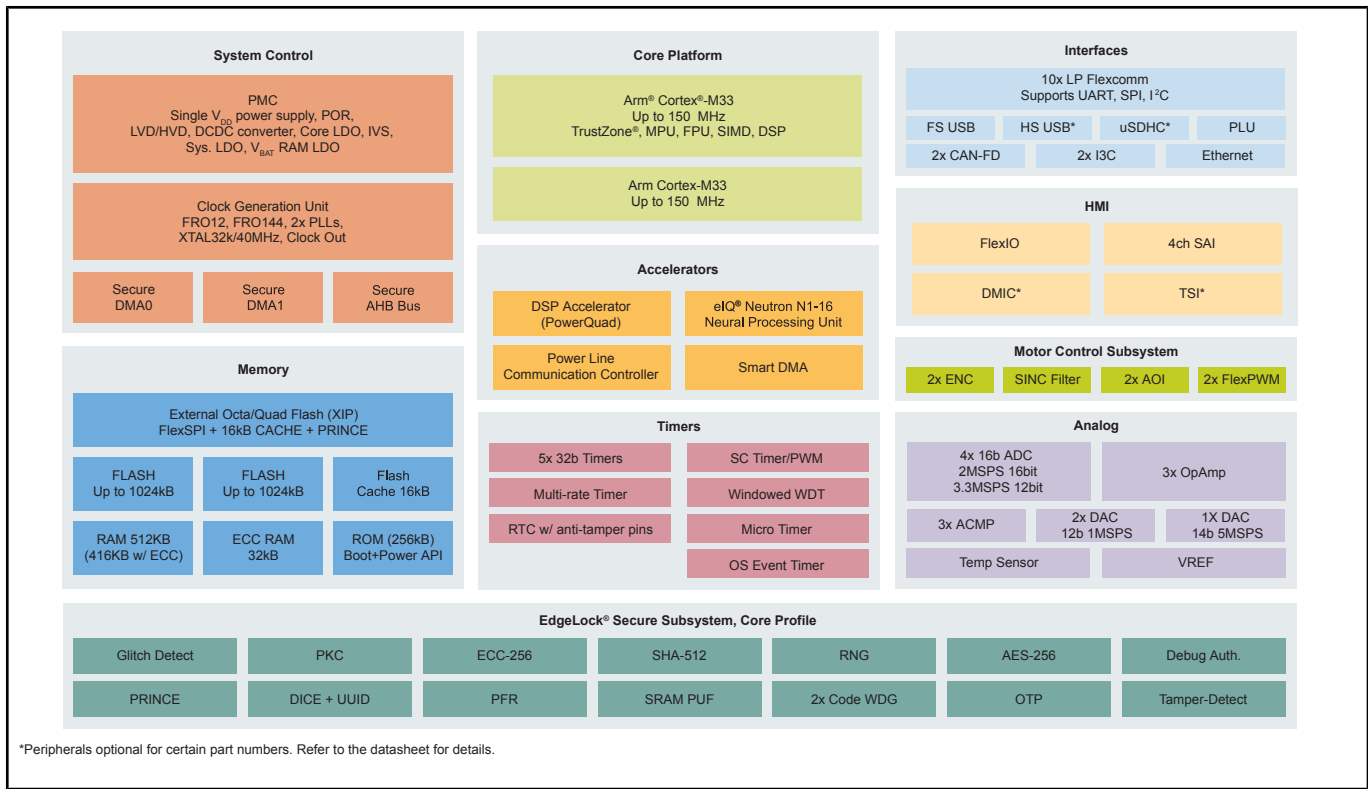
Last Updated: Jan 29, 2024

MCX N94xおよびMCX N54xは、最大150 MHzで動作する高性能Arm® Cortex®-M33デュアル・コアを搭載し、オプションのフルECC RAMを備えた2 MBフラッシュ、DSPコプロセッサ、eIQ Neutron NPUが内蔵されています。NPUの機械学習スループットはCPUコア単体と比較して最大42倍に達するため、稼動時間を短縮して全体的な消費電力を削減することができます。

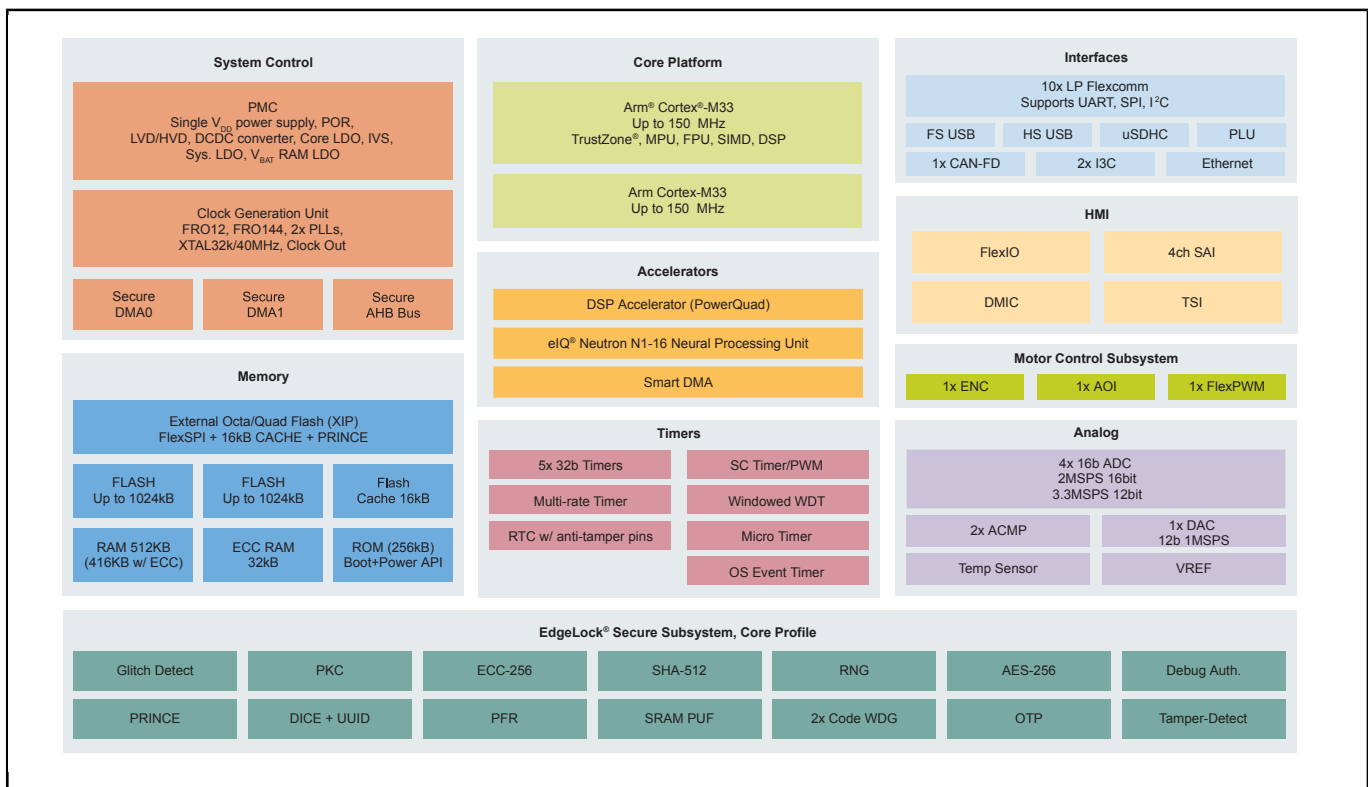
マルチコア設計により、アナログおよびデジタルのペリフェラルにスマートかつ効率的にワークロードを分散できるため、優れたシステム・パフォーマンスと低消費電力を実現しています。このデバイスはMCUXpresso開発者エクスペリエンスによってサポートされており、組み込みシステムの開発を最適化し、容易かつ迅速に進めることができます。

MCX N94xファミリは、幅広いアナログ・ペリフェラルやモータ制御ペリフェラルを備えています。一方でMCX N54xファミリは、PHY内蔵の高速USBやセキュア・デジタル (SD) インターフェース、スマート・カード・インターフェースなどのペリフェラルを備えています。

MCX N94x MCU Block Diagram



MCX N54x MCU Block Diagram



View additional information for [MCX N94x/54x オンチップ・アクセラレータ、インテリジェントなペリフェラル、高度なセキュリティを備えた高集積マルチコアMCU](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.