



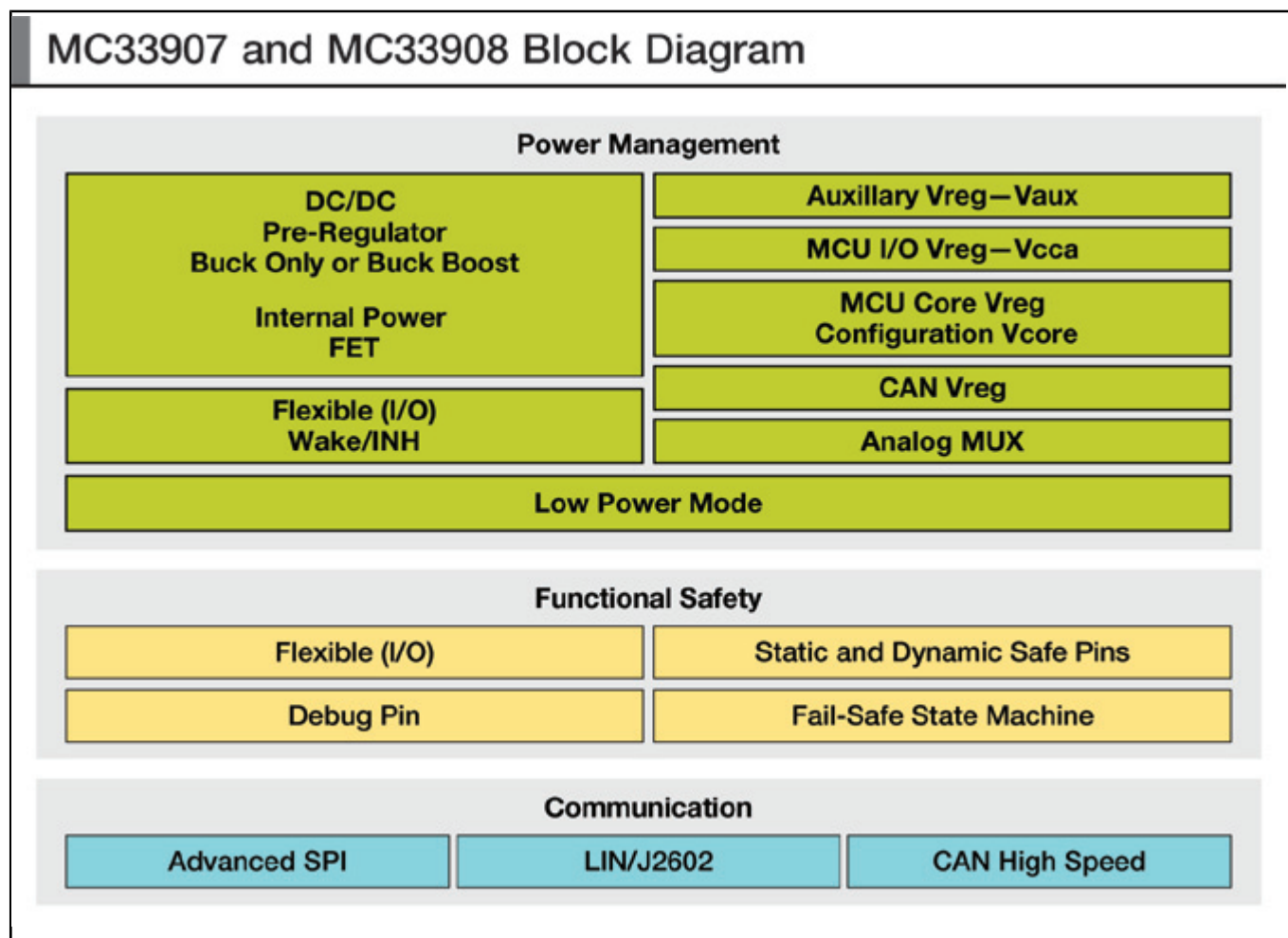
昇降圧**DC/DC**（Vcore最大**1.5 A**）搭載 セーフ・システムベース・チップ **MC33908**

Last Updated: Apr 10, 2025

NXPのMC33908システムベース・チップ (SBC) は、MCUに電力を供給し、DC/DCスイッチング・レギュレータ、リニア・レギュレータ、および超低消費電力の省電力モードを利用してエネルギー消費を最適化します。次のような特長を備えています。

- 高度な機能安全対策
- シリアル・ペリフェラル・インターフェース (SPI) を介したMCUとの通信による制御と診断
- ISO 11898-2/-5、LIN 2.2/2.1、およびJ2602-2規格に準拠したCANおよびLIN物理インターフェースを統合し、EMCとESDに関する最新の車載OEM規格にも適合
- クリティカルなアナログ・パラメータの監視、フェイルセーフ・ステート・マシン、高機能ウォッチドッグなどの幅広い統合セーフティ機能が、デュアルコア・ロックステップMCUでのソフトウェアの複雑さを低減

MC33907およびMC33908 Block Diagram



View additional information for [昇降圧DC/DC \(Vcore最大1.5 A\) 搭載セーフ・システムベース・チップ](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.