



LPC553x/S3x : 高度なアナログ Arm®Cortex®-M33ベースMCUファミ リ

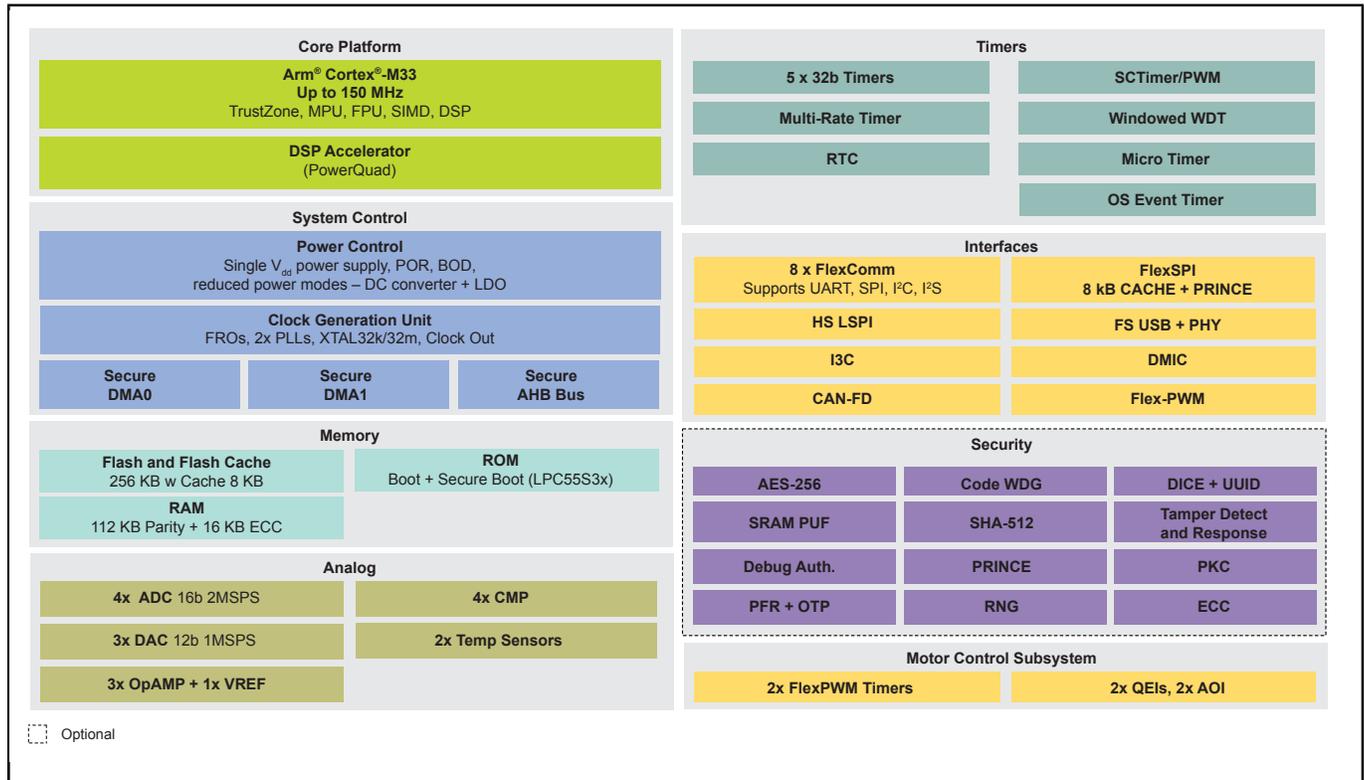
LPC553x

Last Updated: Mar 28, 2023

LPC553x/S3x MCUファミリは、世界初の汎用Cortex-M33ベースMCUシリーズをさらに拡充した製品で、パフォーマンスの大幅な向上、パリティまたはECCを搭載したオンチップRAM、改良されたセキュリティ機能、高精度アナログの追加とともに、費用対効果に優れた40nm NVMプロセス技術が活用されています。

LPC553x/S3xファミリには、10倍のクロック・サイクル低減を実現する独自のDSPアクセラレータが搭載されているため、信号処理の効率が飛躍的に向上します。

LPC553x/55S3x MCU Block Diagram



View additional information for [LPC553x/S3x : 高度なアナログArm®Cortex®-M33ベースMCUファミリ](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.