



SPIインターフェースとTPL間の通信に対応するBMA6X02用SPI2TPL評価ボード

KIT6X02AS2T1

Preproduction

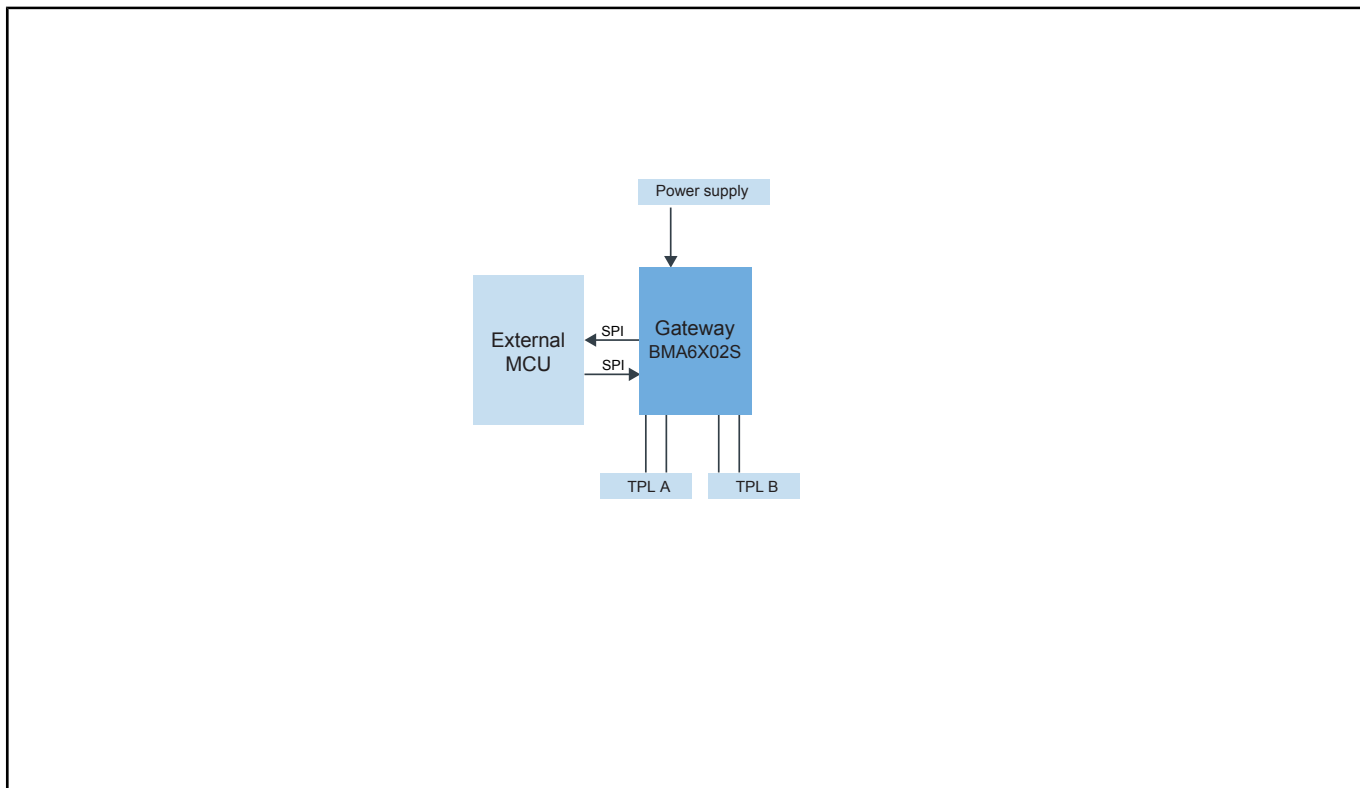
このページでは、試作品の情報を掲載しています。ここに記載されている仕様や情報は、予告なく変更されることがあります。追加情報については、または営業担当者にお問い合わせください。

Last Updated: Mar 4, 2026

KIT6X02AS2T1は、BMA6X02ゲートウェイ・ルーターIC用のハードウェア評価プラットフォームです。BMA6X02は、マイクロコントローラ (MCU) からのTPL (Two Pin Link) メッセージを2つの独立したTPLポートにルーティングし、車載および産業用システム向けの柔軟な通信アーキテクチャを実現します。

KIT6X02AS2T1は、SPIとTPL間のルーティング・アプリケーションの迅速なプロトタイプ作成および開発に最適であり、一般にSPI2TPL評価ボードと呼ばれます。このボードは、デバイスの動作の評価、TPLルーティング機能の検証、およびソフトウェア開発の迅速化を支援する環境を提供します。

KIT6X02AS2T1 Block Diagram



View additional information for [SPIインターフェースとTPL間の通信に対応するBMA6X02用SPI2TPL評価ボード](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2026 NXP B.V.