



$\pm 2\text{g}/\pm 4\text{g}/\pm 8\text{g}/\pm 16\text{g}$ 、低消費電力12ビット・デジタル加速度センサ

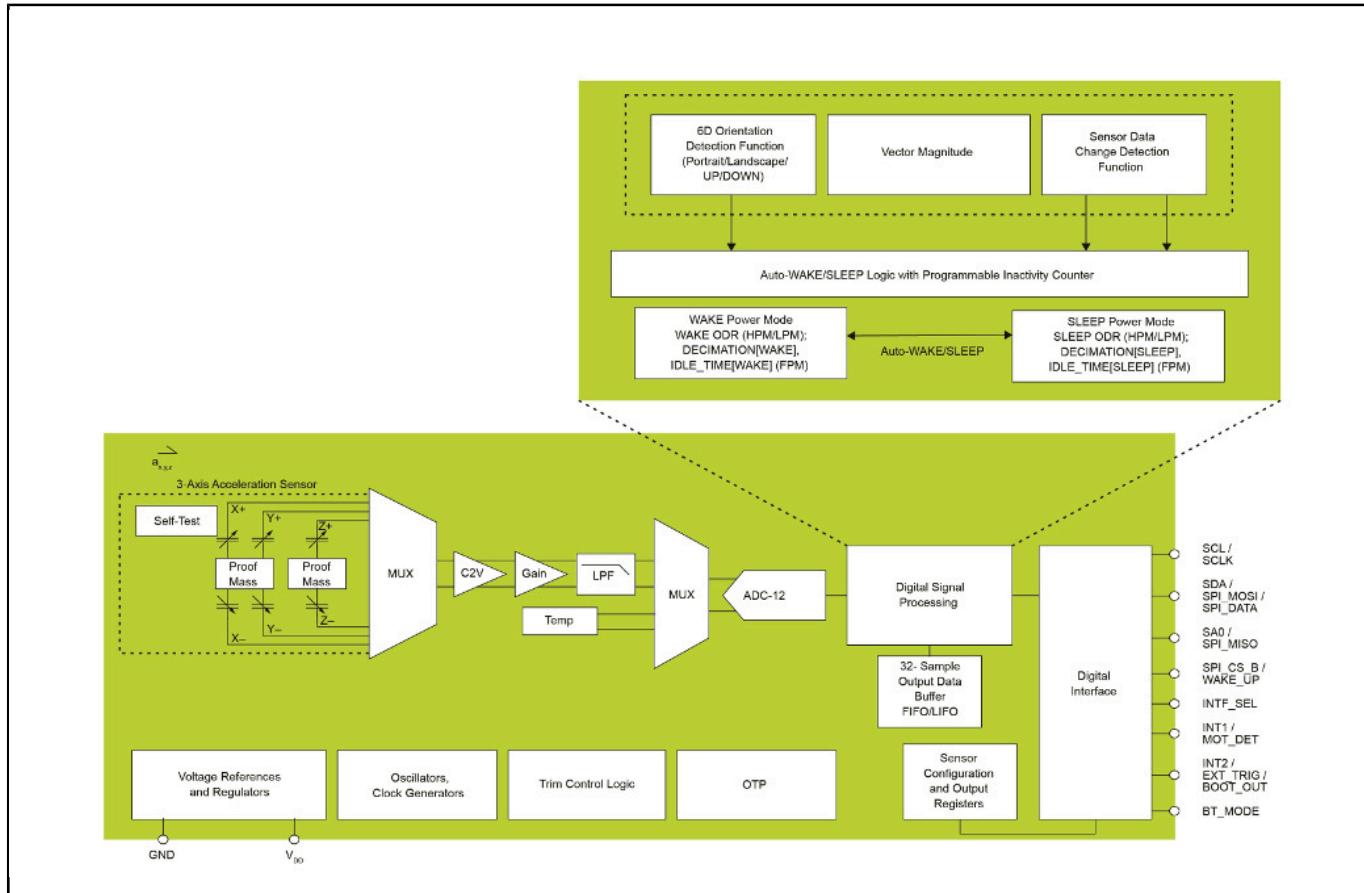
FXLS8964AF

Last Updated: Dec 26, 2024

FXLS8964AFは、超低消費電力のモーション検出ウェイクアップ機能を必要とするアプリケーション向けに設計されたコンパクトな3軸加速度センサです。このデバイスは、AEC-Q100に適合し、動作温度範囲も拡張されており、車載のキーフォブ・アプリケーションに最適な選択肢です。

このスマート・センサには、慣性イベント検出用のSDCDブロック、自動ウェイク/スリープ、32サンプルFIFO/LIFOバッファ、シングル・ワイヤ・インターフェースなどの高度なデジタル機能が搭載されており、システム全体の消費電力の削減とホストによるデータ収集の簡素化を実現します。

FXLS8964AFのブロック図 Block Diagram



[View additional information for \$\pm 2g/\pm 4g/\pm 8g/\pm 16g\$, 低消費電力12ビット・デジタル加速度センサ.](#)

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.