



高速2差動1対2スイッチング・チップ

CBTU02044

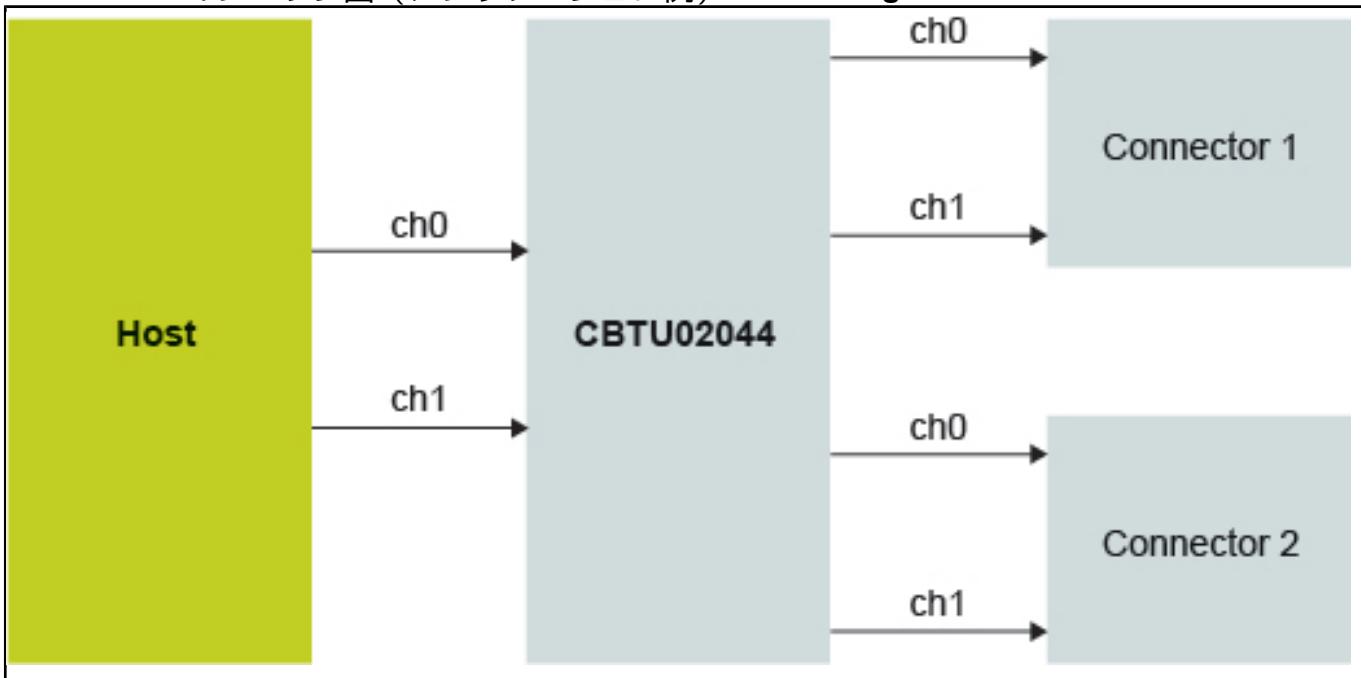
Last Updated: Dec 16, 2024

CBTU02044は、サーバおよびクライアント・アプリケーションでのPCIe4.0とのインターフェース用に最適化された高速差動1対2スイッチング・チップです。この高性能スイッチ・チップは、PCIe-Gen4、MIPI、DP1.4、DDRなど他の高速インターフェースにも使用できます。

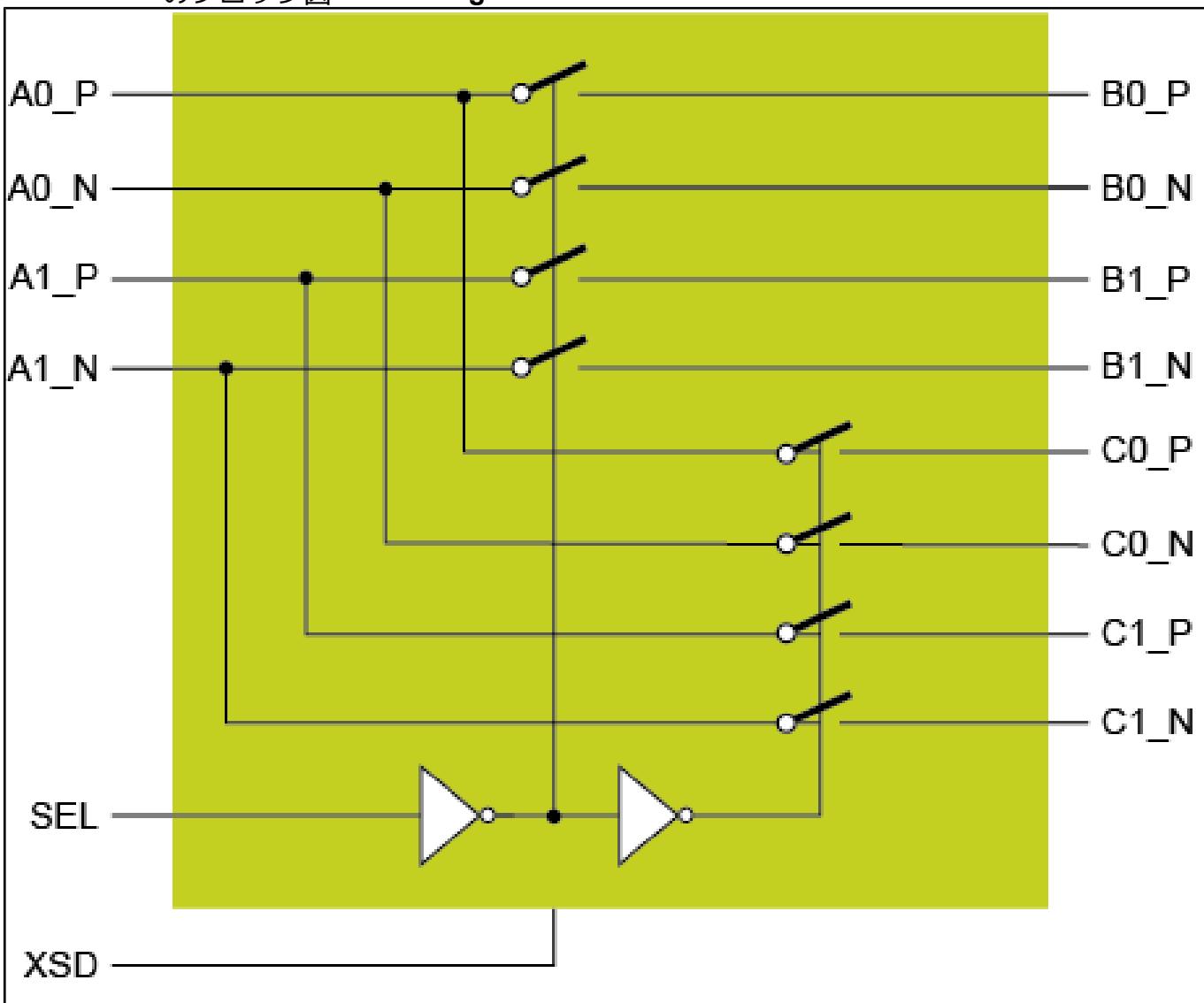
さらに、CBTU02044は、2つの差動ポート（ポートBまたはC）の出力として1つ（ポートA）を選択することで、2対1のマルチプレクサとしても機能します。ピン配置は、レイアウトの層数が最小限となるよう最適化され、高いデータ・レートでの厳格なクロストーク仕様を満たす非常に低いクロストークを実現しています。

CBTU02044は、占有面積を削減するためにフットプリントが最適化された小型パッケージです。0.4 mmピッチの1.6 mm x 2.4 mm x 0.5 mm HUQFN16/パッケージで提供されます。

CBTU02044のブロック図（アプリケーション例） Block Diagram



CBTU02044のブロック図 Block Diagram



[View additional information for 高速2差動1対2スイッチング・チップ.](#)

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.