



AI統合カメラおよび組み込みシステム向け **Ara-1 M.2 (M-Key) モジュール**

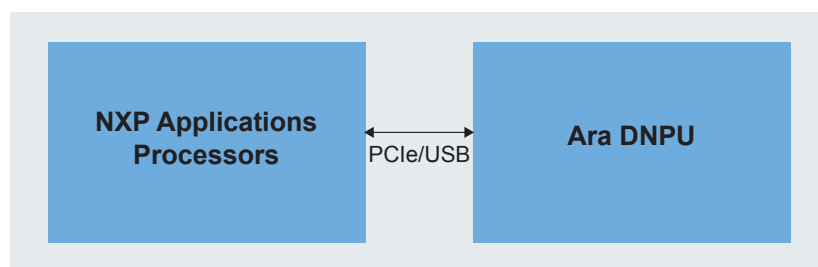
ARA-1-M2-MODULE

Not Recommended for New Designs

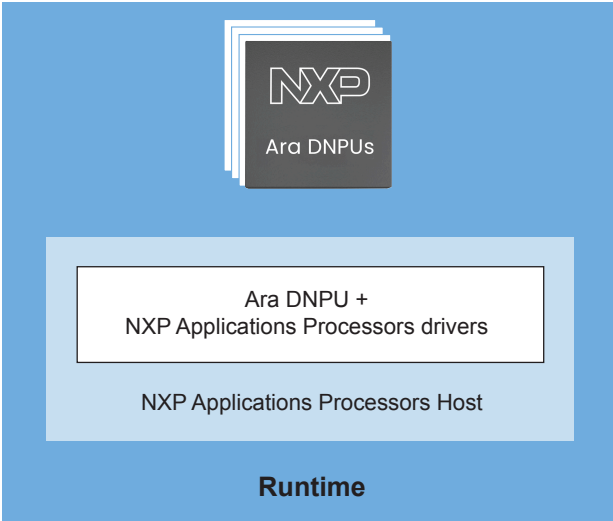
Last Updated: Nov 13, 2025

Ara-1 M.2モジュールは、エッジ・コンピューティング向けに設計されたコンパクトなAIアクセラレータで、低消費電力かつ高速な処理速度でリアルタイムのAI推論を実現します。Ara-1 ディスクリット・ニューラル・プロセッシング・ユニット、1 GBのLPDDR4メモリを搭載し、TensorFlow、PyTorch、ONNXなどのAIフレームワークをサポートしています。クラウド・コネクティビティなしでオンデバイスAIを実現し、低レイテンシとプライバシーの強化を実現します。

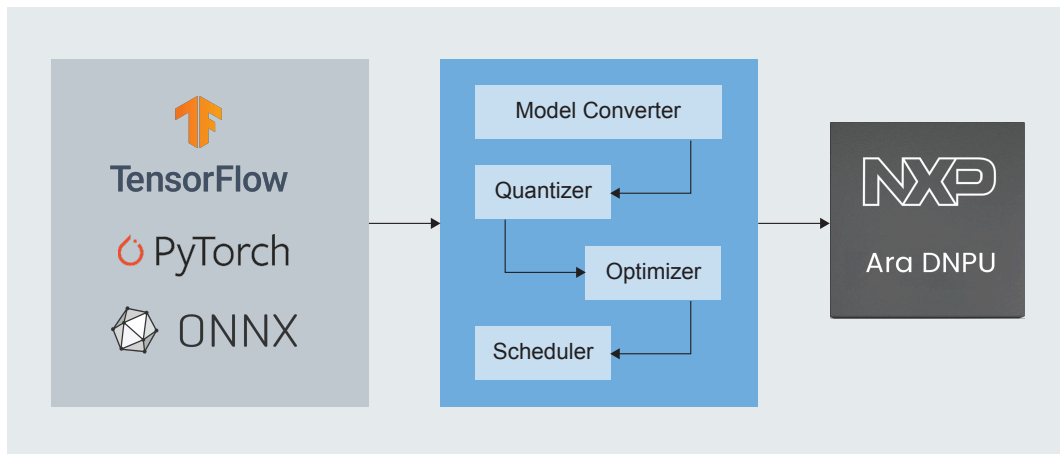
NXPアプリケーション・プロセッサとAra DNPUの接続 Block Diagram



Ara DNPUおよびアプリケーション・プロセッサのホストとドライバの統合 Block Diagram



機械学習の導入フロー **Block Diagram**



View additional information for [AI統合カメラおよび組込みシステム向けAra-1 M.2 \(M-Key\) モジュール](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.