



Ara-1：エッジ**AI**に最適化されたディスクリート**NPU**

ARA-1-DNPU

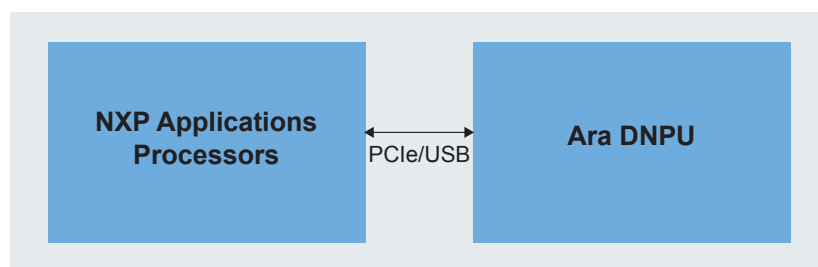
Not Recommended for New Designs

This page contains information on a product not recommended for new designs. Specifications and information herein are subject to change without notice. For additional information, please contact NXP support or your NXP sales representative.

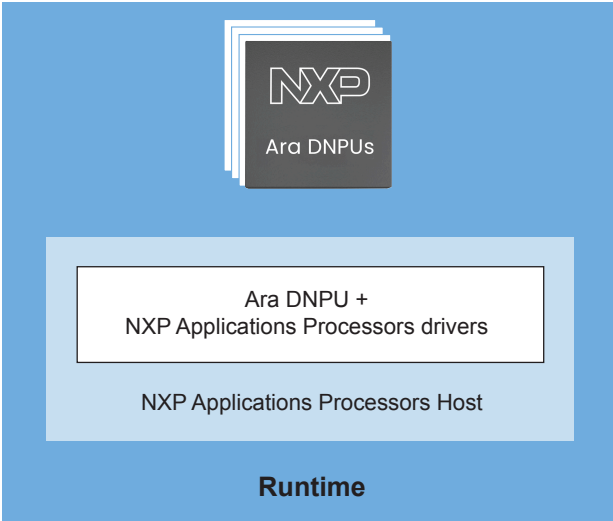
Last Updated: Nov 13, 2025

効率的なデータフロー・アーキテクチャを中心に構築されたAra-1ディスクリート・ニューラル・プロセッシング・ユニット (DNPU) は、リアルタイムのAIコンピューティングや意思決定に必要なパフォーマンスと応答性を提供します。Ara-1を使用すると、レイテンシのないコンテキスト・スイッチ機能により、アプリケーションで複数のAIモデルを実行できます。新しいモデル演算子に対応するために低レイテンシと高い柔軟性を必要とするAI統合カメラや組み込みシステムを実現します。

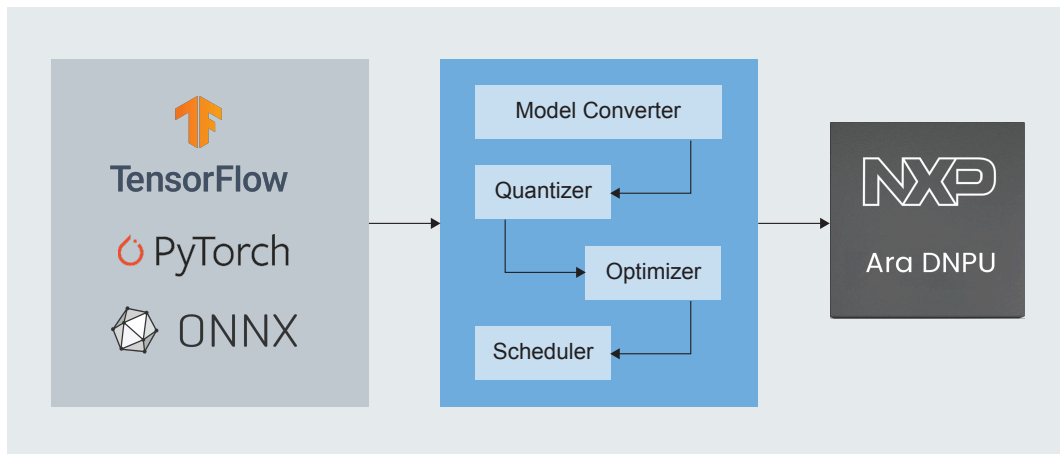
NXPアプリケーション・プロセッサとAra DNPUの接続 Block Diagram



Ara DNPUおよびアプリケーション・プロセッサのホストとドライバの統合 Block Diagram



機械学習の導入フロー **Block Diagram**



View additional information for [Ara-1 : エッジAIに最適化されたディスクリートNPU](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.